



1308EY3AY, 1308EY3BY
 1308EY3BY, 1308EY3GY
 1308EY4AY, 1308EY4BY
 1308EY4BY, 1308EY4GY

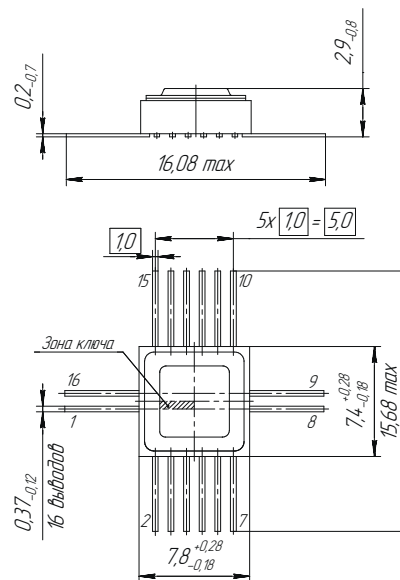
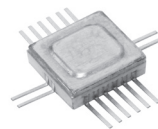
АЕЯР.431420.665-03 ТУ

Двухканальный драйвер затворов
 МОП - транзисторов
 высоковольтного полумоста.

Схемы преобразователей.
 $T_{\text{экспл}}: -60^{\circ}\text{C} \dots +125^{\circ}\text{C}$

1. 2. 5. ДРАЙВЕР ЗАТВОРОВ МОП-ТРАНЗИСТОРОВ

1	Выход драйвера нижнего ключа, (OUT1)
2	Питание аналоговой части и драйвера нижнего ключа U ¹
4	Питание драйвера нижнего ключа U ²
5	Выход драйвера верхнего ключа, (OUT2)
6	Общий вывод драйвера верхнего ключа, OU ²
9	Питание схемы термозащиты, U ³ (для 1308EY4Y)
10	Питание логической части схемы, U [#]
11	Вход схемы термозащиты, (TIN), (для 1308EY4Y)
12	Вход управления драйвера верхнего ключа I2, (HIN)
13	Вход блокировки (SD)
14	Вход управления драйвера нижнего ключа, (LIN)
15	Общий вывод логической части схемы OV [#]
16	Общий вывод аналоговой части схемы OU ¹
3,7,8	Не используется



Металлокерамический корпус H04.16-2B



1308EY3AY, 1308EY3BY 1308EY3BY, 1308EY3GY
1308EY4AY, 1308EY4BY 1308EY4BY, 1308EY4GY

Продолжение

Наименование параметра, единица измерения (режим измерения при $T_{корп.} = +25^{\circ}\text{C}$)	Буквенное обозначение	Значение параметров		Примечание
		не менее	не более	
Входное напряжение высокого уровня по выводам HIN, LIN, B	$U_{ВХ1\text{HIN}}, U_{ВХ1\text{LIN}}$	9,5	–	1
Входное напряжение высокого уровня по выводу SD, B	$U_{ВХ1\text{SD}}$	9,5	–	1
Входное напряжение низкого уровня по выводам HIN, LIN, B	$U_{ВХ0\text{HIN}}, U_{ВХ0\text{LIN}}$	–	5,0	1
Входное напряжение низкого уровня по выводу SD, B	$U_{ВХ0\text{SD}}$	–	5,0	1
Остаточное напряжение верхнего ключа, В	$U_{ОСТ1}$	–	1,2	–
Остаточное напряжение нижнего ключа, В	$U_{ОСТ2}$	–	0,1	–
Напряжение срабатывания, В	$U_{СРБ1}$	7,5	9,7	–
Напряжение срабатывания, В	$U_{СРБ2}$	7,4	9,6	–
Напряжение срабатывания термозащиты, мВ 1308EY4AY, 1308EY4BY 1308EY4BY, 1308EY4GY	$U_{СРБ3}$	370 340	430 460	–
Напряжение отпускания, В	$U_{ОТП1}$	7,0	9,4	–
Напряжение отпускания, В	$U_{ОТП2}$	7,0	9,4	–
Напряжение отпускания термозащиты, мВ 1308EY4AY, 1308EY4BY 1308EY4BY, 1308EY4GY	$U_{ОТП3}$	410 380	470 500	–
Входной ток высокого уровня, мкА	$I_{ВХ1}$	–	40	–
Входной ток низкого уровня, мкА	$I_{ВХ0}$	–	1,0	–
Входной ток схемы термозащиты, мкА	$I_{ВХТ}$	–	100	2
Ток утечки по общему выводу драйвера верхнего ключа, мкА	$I_{УТ}$	–	50	–
Ток потребления драйвера верхнего ключа, мкА	$I_{ПОП1}$	–	230	–
Ток потребления драйвера нижнего ключа, мкА	$I_{ПОП2}$	–	340	–
Ток потребления логической части схемы, мкА	$I_{ПОП3}$	–	30	–
Ток потребления схемы термозащиты, мкА	$I_{ПОП4}$	–	200	2
Ток короткого замыкания, ($\tau_{У} \leq 10$ мкс), А 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$I_{КЗ1}$	2,0 1,5	– –	–
Ток короткого замыкания, ($\tau_{У} \leq 10$ мкс), А 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$I_{КЗ2}$	2,0 1,5	– –	–
Время включения по выводам HIN и LIN, нс 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$t_{ВКЛ}$	– –	150 180	–
Время выключения по выводам HIN и LIN, нс 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$t_{ВЫКЛ}$	– –	125 155	–

Возможна поставка в бескорпусном исполнении разделенными или не разделенными на кристаллы

1. 2. 5. ДРАЙВЕРА ЗАТВОРОВ МОП-ТРАНЗИСТОРОВ



1308EY3AY, 1308EY3BY 1308EY3BY, 1308EY3GY
1308EY4AY, 1308EY4BY 1308EY4BY, 1308EY4GY

Продолжение

Наименование параметра, единица измерения (режим измерения при $T_{корп.} = +25^{\circ}C$)	Буквенное обозначение	Значение параметров		Примечание
		не менее	не более	
Время выключения по выводу SD, нс 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$t_{выкл2}$	-	140 170	-
Время нарастания выходного напряжения, нс ($C_H = 1000$ пФ)	$t_{НАР}$	-	35	-
Время спада выходного напряжения, нс ($C_H = 1000$ пФ)	$t_{СП}$	-	25	-
Разность времен включения по выводам HIN и LIN, нс 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$\Delta t_{вкл}$	-	20 40	
Разность времен выключения по выводам HIN и LIN, нс 1308EY3AY, 1308EY3BY, 1308EY4AY, 1308EY4BY 1308EY3BY, 1308EY3GY, 1308EY4BY, 1308EY4GY	$\Delta t_{выкл}$	-	20 40	

Примечания:

1. Уровнем логической «1» по входу микросхемы считается напряжение более $U_{ВХ}^1$, уровнем логического «0» по входу микросхемы считается напряжение менее $U_{ВХ}^0$.
2. Только для 1308EY4AY, 1308EY4BY, 1308EY4BY, 1308EY4GY.
3. Режимы измерения параметров приведены в таблице 6 АЕЯР.431420.665-03 ТУ.

Предельно допустимые электрические режимы эксплуатации

Наименование параметра, единица измерения (режим измерения при $T_{корп.} = +25^{\circ}C$)	Буквенное обозначение	Предельно-допустимый режим	
		не менее	не более
Напряжение на общем выводе драйвера верхнего ключа, В - положительной полярности 1308EY3AY, 1308EY3GY, 1308EY4AY, 1308EY4GY 1308EY3BY, 1308EY3BY, 1308EY4BY, 1308EY4BY	$U_{ВЫХ1}$	-	600 250
Напряжение на выводе питания драйвера верхнего ключа, В - положительной полярности	$U_{П1}$	-	20
Напряжение на выходе драйвера верхнего ключа, В - положительной полярности	$U_{ВЫХ2}$	-	$U_{П1}$
Напряжение на выходе драйвера нижнего ключа, В - положительной полярности		-	20
Напряжение на выводе питания логической части ИС, В - положительной полярности	$U_{П3}$	5	20
Напряжение на выходе драйвера нижнего ключа, В - положительной полярности	$U_{ВЫХ3}$	-	$U_{П2}$
Напряжение на управляющих входах (вывода HIN, LIN, SD), В - положительной полярности	$U_{ВХ}$	-	$U_{П3}$
Коммутируемый ток, А - постоянный - импульсный ($\tau_{И} = 0,5$ мкс)	$I_{КОМ}$	-	0,1 2,5

1. 2. 5. ДРАЙВЕРА ЗАТВОРОВ МОП-ТРАНЗИСТОРОВ