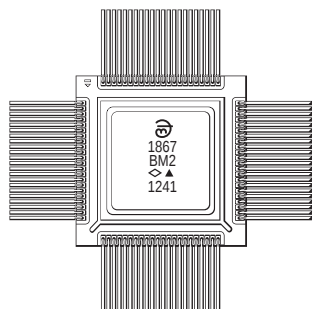
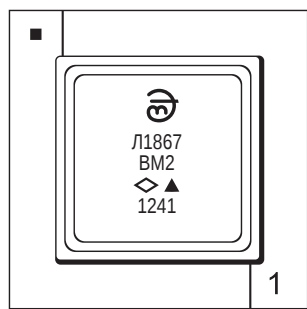


1867BM2, Л1867BM2

Универсальный цифровой сигнальный процессор



ОКР «Тибр-П»



ОКР «Тибр»

Микросхема 1867BM2 представляет собой универсальный цифровой сигнальный процессор семейства 1867, предназначенный для использования в быстродействующих системах обработки сигналов.

Функциональный аналог TMS320C25 фирмы Texas Instruments.

Отличительные особенности

- 32 порта ввода/вывода
- Таймер
- Последовательный порт
- Выполнение умножения и сохранения результатов за один командный цикл
- Набор команд поддерживает вычисления с плавающей точкой
- Выполнение программ из памяти программ RAM
- Расширенная внешняя память объемом до 128К слов (64К слов - память программ, 64К - память данных)
- Интерфейс для организации многопроцессорных связей и средства синхронизации для доступа к разделяемой памяти
- 8 вспомогательных регистров и специального арифметического устройства для них
- Режим прямого доступа к памяти DMA (ПДП)

Технические характеристики

Архитектура и система команд	TMS320C25
Тактовая частота, МГц	40
Производительность	10 MIPS
Время командного цикла, нс	100
Память	ПЗУ 4К×16 бит
	ОЗУ 544×16 бит
	Объем внешней адресуемой памяти 128К×16 бит
Напряжение питания, В	3,3 (±10%)
Динамический ток потребления, мА	45
Диапазон рабочих температур, °С	-60 ÷ +85
Тип корпуса	4235.88-1
	6108.68-1
Обозначение ТУ	АЕЯР.431200.077ТУ, АЕЯР.431200.077-02ТУ

Рекомендации по программным и аппаратным средствам отладки
 Аппаратные средства: эмулятор XDS510 или XDS510PP (от фирмы Texas Instruments или третьих фирм)
 Интегрированная среда разработки: Code Composer, включающая, средства разработки на языке Ассемблер (Assembler, Archiver, Linker, Absolute lister, Cross-reference lister, Hex-conversion utility, средства разработки на языке C (C compiler, Assembly optimizer, Standalone simulator, Library-build utility)