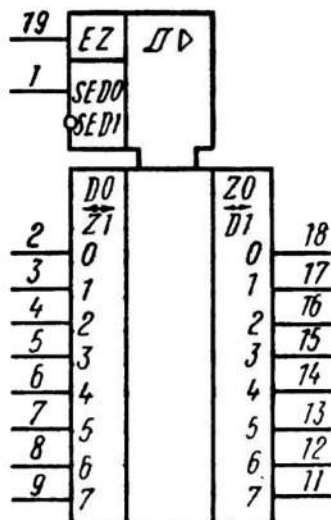


533АП6 К533АП6

Микросхема представляет собой восьмиканальный двунаправленный формирователь с тремя состояниями на выходе. Содержит 423 интегральных элемента. Корпус типа 4118.24-1, масса не более 3,2 г.



Условное графическое обозначение К533АП6

Назначение выводов: 1 — вход выбора данных *SED0/D1*; 2 — вход/выход первого канала шины *D0* (три состояния); 3 — вход/выход второго канала шины *D0* (три состояния); 4 — вход/выход третьего канала шины *D0* (три состояния); 5 — вход/выход четвертого канала шины *D0* (три состояния); 6 — вход/выход пятого канала шины *D0* (три состояния); 7 — вход/выход шестого канала шины *D0* (три состояния); 8 — вход/выход седьмого канала шины *D0* (три состояния); 9 — вход/выход восьмого канала шины *D0* (три состояния); 10 — общий; 11 — вход/выход восьмого канала шины *D0* (три состояния); 12 — вход/выход седьмого канала шины *D1* (три состояния); 13 — вход/выход шестого канала шины *D1* (три состояния); 14 — вход/выход пятого канала шины *D1* (три состояния); 15 — вход/выход четвертого канала шины *D1* (три состояния); 16 — вход/выход третьего канала шины *D1* (три состояния); 17 — вход/выход второго канала шины *D1* (три состояния); 18 — вход/выход первого канала шины *D1* (три состояния); 19 — разрешение состояния высокого импеданса *EZ*; 20 — напряжение питания.

Таблица истинности

Вход		Режим
<i>EZ</i>	<i>SED0/D1</i>	
0	0	Передача от <i>D1</i> к <i>Z1</i>
0	1	Передача от <i>D0</i> к <i>Z0</i>
1	X	Состояние «выключено»

Примечание: X — неопределенность.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2 В
Ток потребления при низком уровне выходного напряжения	≤ 90 мА
Ток потребления при высоком уровне выходного напряжения	≤ 70 мА
Ток потребления при выключенном состоянии выходов	≤ 95 мА
Входной ток низкого уровня	≤ −0,2 мА
Входной ток высокого уровня	≤ 20 мкА
Выходной ток выключенного состояния:	
низкого уровня	≤ −20 мкА
высокого уровня	≤ 10 мкА
Время задержки распространения сигнала при переходе из состояния высокого (низкого) уровня в состояние низкого (высокого) уровня напряжения от входа шины <i>D</i> до выхода <i>Z0</i> и от входа шины <i>D1</i> до выхода <i>Z1</i>	≤ 18 нс
Время задержки распространения сигнала при переходе из выключенного состояния в состояние низкого (высокого) уровня напряжения на выходе <i>Z1</i> , <i>Z0</i> от входа разрешения состояния высокого импеданса <i>EZ</i>	≤ 40 нс
Время задержки распространения сигнала при переходе из состояния низкого (высокого) уровня в выключенное состояние на выходе <i>Z1</i> , <i>Z0</i> от входа разрешения состояния высокого импеданса <i>EZ</i>	≤ 45 нс