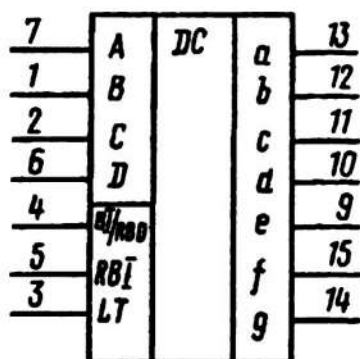


53ЗИД18 К53ЗИД18

Микросхема представляет собой дешифратор двоично-десятичного кода в семисегментный. Содержит 230 интегральных элементов. Корпус типа 402.16-18, масса не более 1,5 г.



Условное графическое обозначение К53ЗИД18

Назначение выводов: 1 — вход B; 2 — вход C; 3 — вход LT; 4 — вход BI/выход RBO; 5 — вход RBI; 6 — вход D; 7 — вход A; 8 — общий; 9 — выход e; 10 — выход d; 11 — выход c; 12 — выход b; 13 — выход a; 14 — выход g; 15 — выход f; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня по выводам 9—15:	
при $I_{\text{Вых}}^0 = 12 \text{ мА}$	≤ 0,4 В
при $I_{\text{Вых}}^0 = 24 \text{ мА}$	≤ 0,5 В
Выходное напряжение низкого уровня по выводу 4:	
при $I_{\text{Вых}}^0 = 1,6 \text{ мА}$	≤ 0,4 В
при $I_{\text{Вых}}^0 = 3,2 \text{ мА}$	≤ 0,5 В
Выходное напряжение высокого уровня по выводу 4	≥ 2,4 В
Ток потребления ..	≤ 13 мА
Входной ток низкого уровня по выводам:	
1—3 5—7 ..	≤ -0,4 мА
4 ..	≤ -1,2 мА
Входной ток высокого уровня по выводам 1—3,	
5—7 ..	≤ 20 мкА
Выходной ток высокого уровня по выводам 9—15 ..	≤ 250 мкА
Время задержки распространения при включении (выключении) от выводов 5, 7	≤ 100 нс