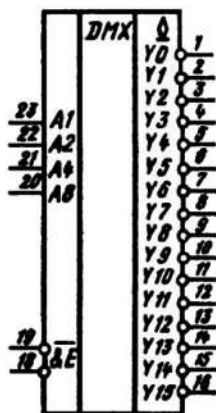


53ЗИД19 К53ЗИД19

Микросхема представляет собой дешифратор-демультиплексор 4×16 с открытыми коллекторными выходами. Корпус типа 4118.24-1, масса не более 2 г.



Условное графическое обозначение К53ЗИД19

Назначение выводов: 1, 2, 3, 4, 5, 6, 7, 8, 9, 10, 11 — выходы дешифраторов $\overline{Y0} \dots \overline{Y10}$; 12 — общий; 13, 14, 15, 16, 17 — выходы дешифраторов $\overline{Y11} \dots \overline{Y15}$; 18 — вход блокировки $\overline{E1}$; 19 — вход блокировки $\overline{E2}$; 20 — вход информационный A8; 21 — вход информационный A4; 22 — вход информационный A2; 23 — вход информационный A1; 24 — напряжение питания.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%
Выходное напряжение низкого уровня	. ≤ 0,4 В
Выходное напряжение высокого уровня	. ≥ 2,4 В
Входной ток низкого уровня ≤ −0,4 мА
Входной ток высокого уровня ≤ 20 мкА
Время задержки распространения при включении ≤ 57 нс
Время задержки распространения при выключении ≤ 67 нс