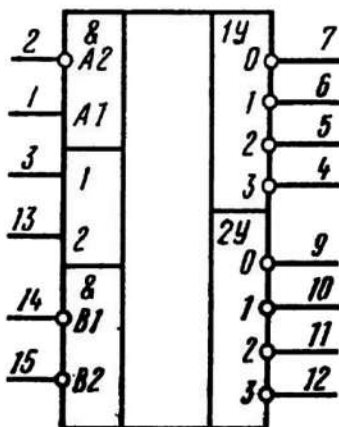


53ЗИД4, К53ЗИД4, КБ53ЗИД4-4

Микросхемы представляют собой вдвоенный дешифратор-мультиплексор 2—4. Содержат 171 интегральный элемент. Корпус типа 402.16-32, масса не более 1,1 г



Условное графическое обозначение К53ЗИД4

Назначение выводов: 1 — вход $A1$; 2 — вход $\overline{A2}$ (строб); 3 — вход 1 (выбор); 4 — выход $\overline{1Y3}$; 5 — выход $\overline{1Y2}$; 6 — выход $\overline{1Y1}$; 7 — выход $\overline{1Y0}$; 8 — общий; 9 — выход $\overline{2Y0}$; 10 — выход $\overline{2Y1}$; 11 — выход $\overline{2Y2}$; 12 — выход $\overline{2Y3}$; 13 — вход 2; 14 — вход $\overline{B1}$; 15 — вход $\overline{B2}$; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания $5 \text{ В} \pm 5\%$
 Выходное напряжение низкого уровня $\leq 0,5 \text{ В}$
 Выходное напряжение высокого уровня $\geq 2,7 \text{ В}$
 Ток потребления $\leq 10 \text{ мА}$
 Входной ток низкого уровня $\leq |-0,36| \text{ мА}$
 Входной ток высокого уровня $\leq 0,02 \text{ мА}$
 Время задержки распространения при включении
 по выводам:

от 14 до 9, 10, 11, 12; от 2 до 4, 5, 6, 7;

от 15 до 9, 10, 11, 12;

от 3 до 6, 7, 9, 10;

от 13 до 5, 7, 9, 11; от 3 до 4, 5, 11, 12;

от 13 до 4, 6, 10, 12

от 1 до 4, 5, 6, 7

$\leq 30 \text{ нс}$

$\leq 27 \text{ нс}$

**Время задержки распространения при выключении
по выводам***

от 14 до 9, 10, 11, 12; от 2 до 4, 5, 6, 7;

от 15 до 9, 10, 11, 12;

от 3 до 6, 7, 9, 10;

от 13 до 5, 7, 9, 11; ≤ 15 нс

от 3 до 4, 5, 11, 12; от 13 до 4, 6, 10, 12 ≤ 26 нс

от 1 до 4, 5, 6, 7 ≤ 27 нс