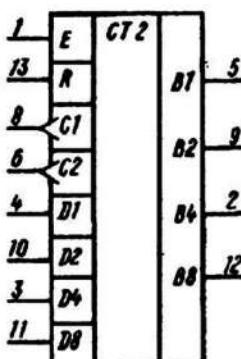


533ИЕ15 К533ИЕ15

Микросхема представляет собой четырехразрядный двоичный счетчик с предустановкой. Содержит 301 интегральный элемент Корпус типа 401.14-5, масса не более 0,65 г.



Условное графическое обозначение К533ИЕ15

Назначение выводов: 1 — вход разрешения предварительной установки E ; 2 — выход третьего разряда B_4 ; 3 — вход третьего разряда D_4 ; 4 — вход первого разряда D_1 ; 5 — выход первого разряда B_1 ; 6 — вход счетный C_2 ; 7 — общий; 8 — вход счетный C_1 ; 9 — выход второго разряда B_2 ; 10 — вход второго разряда D_2 ; 11 — вход четвертого разряда D_8 ; 12 — выход четвертого разряда B_8 ; 13 — вход установки в «0» R ; 14 — напряжение питания.

Таблица рабочих состояний

| Входы | | | | | Выходы | | Режим |
|-------|-----|-----------------|-------|-------|-----------------|--|---------------|
| R | E | $D_8 \dots D_1$ | C_1 | C_2 | $B_8 \dots B_1$ | | |
| 0 | X | X | X | X | 0 | | Установка в 0 |
| 1 | 0 | D | X | X | D | | Предустановка |
| 1 | 1 | X | — | Q1 | $Q_{(n+1)}$ | | Счет (+1) |

Примечание: X — неопределенность; D — входная информация; — переход от высокого уровня к низкому; Q_{n-1} — предыдущее состояние.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%

Выходное напряжение низкого уровня ≤ 0,5 В

Выходное напряжение высокого уровня ≥ 2,7 В

Ток потребления ≤ 27 мА

Входной ток низкого уровня по входам:

D, E ≤ | -0,4 | мА

R ≤ | -0,8 | мА

C1 ≤ | -2,4 | мА

C2 ≤ | -2,8 | мА

Входной ток высокого уровня по входам:

D, E ≤ 20 мкА

R, C1, C2 ≤ 40 мкА

Время задержки распространения сигнала при переходе из высокого уровня к низкому уровню по входам:

от входа *R* до выходов ≤ 51 нс

от входа *E* до выходов ≤ 45 нс

от входа *D* до выходов ≤ 44 нс

от входа *C2* до выхода *B8* ≤ 95 нс

от входа *C2* до выхода *B4* ≤ 63 нс

от входа *C2* до выхода *B2* ≤ 35 нс

от входа *C1* до выхода *B1* ≤ 21 нс

Время задержки распространения сигнала при переходе из низкого уровня к высокому уровню по входам:

от входа *E* до выходов ≤ 39 нс

от входа *D* до выходов ≤ 27 нс

от входа *C2* до выхода *B8* ≤ 78 нс

от входа *C2* до выхода *B4* ≤ 51 нс

от входа *C2* до выхода *B2* ≤ 19 нс

от входа *C1* до выхода *B1* ≤ 15 нс