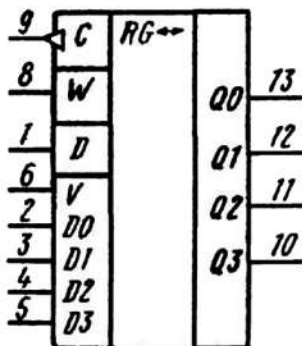


533ИР16, К533ИР16, КБ533ИР16-1, КБ533ИР16-4, КН533ИР16

Микросхемы представляют собой универсальный четырехразрядный сдвиговый регистр влево с последовательно-параллельным вводом и параллельным выводом информации. Содержат 252 интегральных элемента. Корпус типа 401.14-4, масса не более 0,45 г.



Условное графическое обозначение К533ИР16, КН533ИР16

Назначение выводов: 1 — вход информационный *D*; 2 — вход информационный *D0*; 3 — вход информационный *D1*; 4 — вход информационный *D2*; 5 — вход информационный *D3*; 6 — вход выборки режима *V*; 7 — общий; 8 — вход разрешения выходов *W*; 9 — вход синхронизации *C*; 10 — выход *Q3*; 11 — выход *Q2*; 12 — выход *Q1*; 13 — выход *Q0*; 14 — напряжение питания.

Таблица истинности

Входы								Выходы			
<i>W</i>	<i>V</i>	<i>C</i>	<i>D</i>	<i>D0</i>	<i>D12</i>	<i>D2</i>	<i>D3</i>	<i>Q0</i>	<i>Q1</i>	<i>Q2</i>	<i>Q3</i>
1	1	1	X	X	X	X	X	Q0	Q1	Q2	Q3
1	1	┌	X	D0	D1	D2	D3	D0	D1	D2	D3
1	1	└	X	Q'1	Q'2	Q'3	D3	Q'1	Q'2	Q'3	D3
1	0	1	X	X	X	X	X	Q0	Q1	Q2	Q3
1	0	┌	1	X	X	X	X	1	Q'0	Q'1	Q'3
1	0	└	0	X	X	X	X	0	Q'0	Q'1	Q'3
0	X	X	X	X	X	X	X	Z	Z	Z	Z

Примечание: *D0, D1, D2, D3* — состояние информационных входов; *Q'0, Q'1, Q'2, Q'3* — состояние выходов *Q0, Q1, Q2, Q3* перед подачей синхроимпульса на вход *C*; *Q0, Q1, Q2, Q3* — исходное состояние выходов *Q0, Q1, Q2, Q3*; ┌ — переход с высокого уровня на низкий.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,48 В
Выходное напряжение высокого уровня	≥ 2,5 В
Ток потребления	≤ 20,5 мА
Входной ток низкого уровня по выводам:	
9	≤ 0,42 мА
1—6, 8	≤ 0,34 мА
Входной ток высокого уровня	≤ 3 мкА
Выходной ток (низкого) высокого уровня	≤ 3 мкА
Время задержки распространения при включении по выводам от 9 до 10	≤ 70 нс
Время задержки распространения при выключении по выводам от 9 до 10	≤ 60 нс