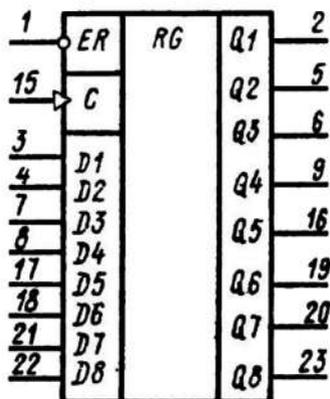


533ИР22 К533ИР22

Микросхема представляет собой параллельный регистр восьмиразрядный буферный с потенциальным управлением. Выполнен на восьми D-триггерах. Имеет 3 состояния на выходе. Содержит 269 интегральных элементов. Корпус типа 4118.24-1, масса не более 2 г.



Условное графическое обозначение К533ИР22

Назначение выводов: 1 — вход разрешения считывания \overline{ER} ; 2 — выход первого разряда $Q1$ (три состояния); 3 — вход информационный первого разряда $D1$; 4 — вход информационный второго разряда $D2$; 5 — выход второго разряда $Q2$ (три состояния); 6 — выход третьего разряда $Q3$ (три состояния); 7 — вход информационный третьего разряда $D3$; 8 — вход информационный четвертого разряда $D4$; 9 — выход четвертого разряда $Q4$ (три состояния); 10 — общий; 11, 12, 13, 14 — свободные; 15 — вход синхронизации C ; 16 — выход пятого разряда $Q5$ (три состояния); 17 — вход информационный пятого разряда $D5$; 18 — вход информационный шестого разряда $D6$; 19 — выход шестого разряда $Q6$ (три состояния); 20 — выход седьмого разряда $Q7$ (три состояния); 21 — вход информационный седьмого разряда $D7$; 22 — вход информационный восьмого разряда $D8$; 23 — выход восьмого разряда $Q8$ (три состояния); 24 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,4 В
Ток потребления	≤ 40 мА
Входной ток низкого уровня по выводам	≤ −0,4 мА
Входной ток высокого уровня	≤ 20 мкА
Выходной ток в состоянии «выключено»	≤ −20 мкА
Время задержки распространения при выключении:	
от входа <i>C</i> до выхода <i>Q</i>	≤ 25 нс
от входа <i>D</i> до выхода <i>Q</i>	≤ 18 нс
Время задержки распространения при включении:	
от входа <i>C</i> до выхода <i>Q</i>	≤ 36 нс
от входа <i>D</i> до выхода <i>Q</i>	≤ 27 нс
Время задержки распространения при переходе из выключенного состояния в низкий уровень от входа <i>ER</i> до выхода <i>Q</i>	
	≤ 36 нс
Время задержки распространения при переходе из выключенного состояния в высокий уровень от входа <i>ER</i> до выхода <i>Q</i>	
	≤ 28 нс
Время задержки распространения при переходе из низкого уровня в выключенное состояние от входа <i>ER</i> до выхода <i>Q</i>	
	≤ 32 нс
Время задержки распространения при переходе из высокого уровня в выключенное состояние от входа <i>ER</i> до выхода <i>Q</i>	
	≤ 35 нс

Таблица истинности

Выходы			Выходы	Режим работы
<i>ER</i>	<i>D_i</i>	<i>C</i>	<i>Q_i</i>	
0	<i>D</i>	┐	<i>D</i>	Передача
0	X	0	<i>Q_(n-1)</i>	Считывание
0	X	1	<i>Q_(n-1)</i>	
0	X	┘	<i>Q_(n-1)</i>	
1	<i>D</i>	┐	Z	Запись
1	X	0	Z	Хранение
1	X	1	Z	
1	X	┘	Z	

Примечание: X — неопределенность; ┐ — переход от низкого уровня к высокому; ┘ — переход от высокого уровня к низкому; Z — выключенное состояние; *Q_(n-1)* — предыдущее состояние; *D* — входная информация.