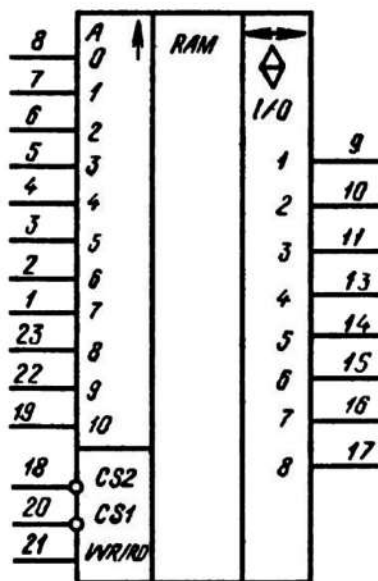


537PY8, K537PY8A, K537PY8Б, КН537PY8А, КН537PY8Б, КР537PY8А, КР537PY8Б

Микросхемы представляют собой статическое оперативное запоминающее устройство емкостью 16 кбит (2к×8). Содержат 102 872 интегральных элемента. Корпус типа 4131.24-3, масса не более 2,5 г, Н08.24-2В, масса не более 1,15 г, 239.24-2, масса не более 4 г.



Условное графическое обозначение K537PY8, КН537PY8, КР537PY8

Назначение выводов: 1—8 — входы адресные; 9—11 — входы/выходы каскада; 12 — общий; 13—17 — входы/выходы каскада; 18 — вход выборки кристалла $\overline{CS2}$; 19 — вход адресный; 20 — вход выборки кристалла $\overline{CS1}$; 21 — вход разрешения записи/считывания WR/WD ; 22, 23 — входы адресные; 24 — напряжение питания.

Таблица истинности

Вход			Вход/выход	Режим работы
CS1	CS2	WR/RD		
1	1	X	Третье состояние	Хранение
0	1	X	Третье состояние	Хранение
1	0	X	Третье состояние	Хранение
0	0	1	Выход	Считывание
0	0	0	Вход	Запись

Примечание: X — безразличное состояние.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня	≤ 0,35 В
Выходное напряжение высокого уровня	≥ 2,6 В
Ток потребления в режиме хранения	0,2 мА
Ток потребления:	
K537PY8A, KP537PY8A, KH537PY8A	≤ 1 мА
K537PY8B, KP537PY8B, KH537PY8B	≤ 2 мА
Динамический ток потребления:	
K537PY8A, KP537PY8A, KH537PY8A	≤ 10 мА
K537PY8B, KP537PY8B, KH537PY8B	≤ 20 мА
Входной ток низкого уровня	≤ −0,5 мкА
Входной ток высокого уровня	≤ 0,5 мкА
Выходной ток низкого уровня в состоянии «выключено»	≤ −0,5 мкА
Выходной ток высокого уровня в состоянии «выключено»	≤ 0,5 мкА
Время выборки разрешения	≤ 190 нс

Предельно допустимые режимы эксплуатации

Максимальное напряжение питания	6 В
Максимальное входное напряжение	($U_n - 0,3$)... U_n В
Емкость нагрузки	≤ 50 пФ
Температура окружающей среды	−10...+70 °С