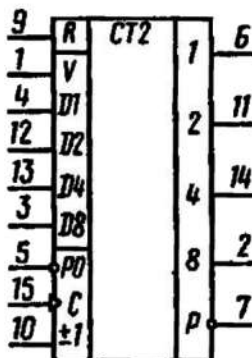


564ИЕ11, К564ИЕ11, КР564ИЕ11В

Микросхемы представляют собой четырехразрядный двоичный реверсивный счетчик. Содержат 319 интегральных элементов. Корпус типа 402.16-23, масса не более 1,5 г и 238.16-2, масса не более 2 г.



Условное графическое обозначение К561ИЕ11,
КР564ИЕ11В

Назначение выводов: 1 — разрешение установки; 2 — выход 4 разряда; 3 — параллельный вход 4 разряда; 4 — параллельный вход 1 разряда; 5 — вход переноса; 6 — выход 1 разряда; 7 — выход переноса; 8 — общий; 9 — установка нуля; 10 — сложение/вычитание ± 1 ; 11 — выход 2 разряда; 12 — параллельный вход 2 разряда; 13 — параллельный вход 3 разряда; 14 — выход 3 разряда; 15 — тактовый вход; 16 — напряжение питания.

Таблица истинности

Вход переноса	Сложение/вычитание	Разрешение установки	Установка нуля	Действие
<i>P0</i>	± 1	<i>V</i>	<i>R</i>	
1	X	0	0	Нет счета Работа на сложение Работа на вычитание Установка Установка нуля
0	1	0	0	
0	0	0	0	
X	X	1	0	
X	X	X	1	

Электрические параметры

Напряжение питания	3...15 В
Выходное напряжение низкого уровня при воздействии помехи:	
при $U_n = 5$ В	$\leq 0,8$ В
при $U_n = 10$ В	≤ 1 В
Выходное напряжение высокого уровня при воздействии помехи:	
при $U_n = 5$ В	$\geq 4,2$ В
при $U_n = 10$ В	≥ 9 В
Ток потребления:	
при $U_n = 5$ В	≤ 10 мкА
при $U_n = 10$ В	≤ 10 мкА
Выходной ток низкого уровня:	
при $U_n = 5$ В	$\geq 0,51$ мА
при $U_n = 10$ В	$\geq 1,3$ мА
Выходной ток высокого уровня:	
при $U_n = 5$ В; $U_{\text{вых}} = 4,6$ В	$\geq 0,51$ мА
при $U_n = 5$ В; $U_{\text{вых}} = 2,5$ В	$\geq 1,6$ мА
при $U_n = 10$ В	$\geq 1,3$ мА
Время задержки распространения при включении (выключении):	
от входа суммы к выходу переноса	
при $U_n = 5$ В	≤ 750 нс
при $U_n = 10$ В	≤ 270 нс
от входа переноса к выходу переноса	
при $U_n = 10$ В	≤ 140 нс
от тактового входа к параллельному выходу	
при $U_n = 5$ В	≤ 400 нс
при $U_n = 10$ В	≤ 200 нс
от тактового входа к выходу переноса	
при $U_n = 5$ В	≤ 480 нс
при $U_n = 10$ В	≤ 240 нс
от входа переноса к выходу переноса	
при $U_n = 5$ В	≤ 250 нс
при $U_n = 10$ В	≤ 120 нс
от входа «разрешение установки» к параллельному выходу переноса	
при $U_n = 5$ В	≤ 640 нс
при $U_n = 10$ В	≤ 320 нс
от входа «разрешение установки» к параллельному выходу	
при $U_n = 5$ В	≤ 420 нс
при $U_n = 10$ В	≤ 210 нс
Входная емкость при $U_n = 10$ В	≤ 15 пФ