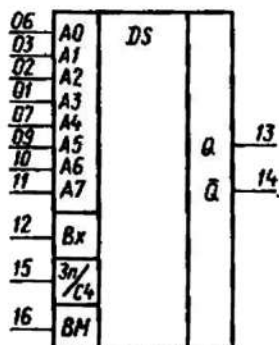


## 564PY2A, 564PY2Б, K564PY2A, K564PY2Б

Микросхемы представляют собой статическое оперативное запоминающее устройство емкостью 256 бит ( $256 \times 1$ ) со схемой управления. Содержат 2067 интегральных элементов. Корпус типа 4112.16-1, масса не более 1,5 г



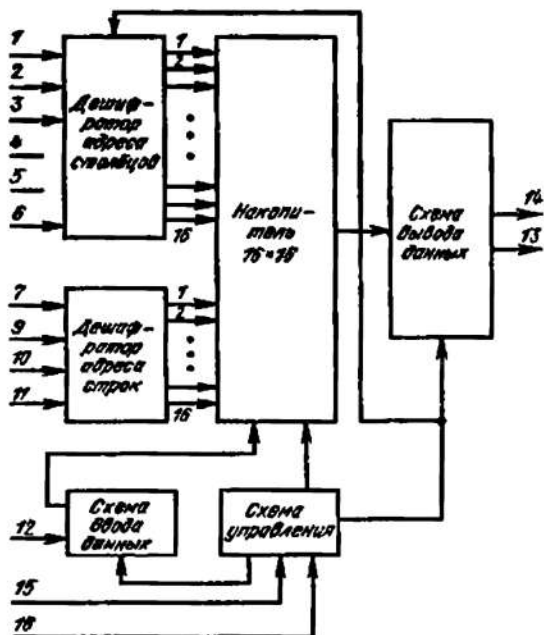
Условное графическое обозначение K564PY2A, K564PY2Б

Назначение выводов: 1 — адресный вход столбца A3; 2 — адресный вход столбца A2; 3 — адресный вход столбца A1; 4 — общий; 5 — напряжение питания; 6 — адресный вход столбца A0; 7 — адресный вход строки A4; 8 — свободный; 9 — адресный вход строки A5; 10 — адресный вход строки A6; 11 — адресный вход строки A7; 12 — информационный вход; 13 — выход неинвертированный; 14 — выход инвертированный; 15 — вход сигнала «запись — считывание»; 16 — вход сигнала «выбор микросхемы» (BM).

Таблица истинности

Режим работы	Входы			Выходы	
	15	16	12	13	14
Запрет ИС	X	1	X	Z	Z
Считывание	0	0	X	Q	$\bar{Q}$
Запись «0»	1	0	0	Z	Z
Запись «1»	1	0	1	Z	Z

Примечание. X — произвольное состояние; Q — «прямая» информация (неинвертированная);  $\bar{Q}$  — инвертированная информация; Z — логическое состояние определяется значением напряжения, приложенного к выходу микросхемы извне, например, в схеме «монтажное ИЛИ».



Структурная схема К564РУ2А, К564РУ2Б

### Электрические параметры

Напряжение питания .....	3...15 В
Выходное напряжение низкого уровня при $U_n=9,45$ В по выводам 13, 14 .....	$\leq 10$ мВ
Напряжение статической помехоустойчивости низкого (высокого) уровня по каждому входу при $U_n=9$ В .....	2,7... 6,3 В
Ток потребления при $U_n=9,45$ В:	
К564РУ2А .....	$\leq 10$ мкА
К564РУ2Б .....	$\leq 200$ мкА
Входной ток низкого (высокого) уровня по каждому входу при $U_n=9,45$ В .....	$\leq 1$ мкА
Ток утечки по двум выводам при $U_n=9,45$ В:	
К564РУ2А .....	$\leq 1$ мкА
К564РУ2Б .....	$\leq 1,5$ мкА
Выходной ток низкого уровня при $U_n=8,55$ В:	
по выводу 13 .....	$\geq 2$ мА
по выводу 14 .....	$\geq 1$ мА
Выходной ток высокого уровня при $U_n=8,55$ В:	
по выводу 13 .....	$\geq 0,6$ мА
по выводу 14 .....	$\geq 0,2$ мА

<b>Время цикла записи (считывания) при <math>U_n=8,55</math> В:</b>	
K564PY2A .....	≤ 800 нс
K564PY2B .....	≤ 1300 нс
<b>Время выборки относительно сигнала выбора микросхемы при <math>U_n=8,55</math> В:</b>	
K564PY2A .....	≤ 600 нс
K564PY2B .....	≤ 1000 нс
<b>Входная емкость при <math>U_n=9</math> В:</b>	
K564PY2A .....	≤ 8 пФ
K564PY2B .....	≤ 10 пФ
<b>Выходная емкость при <math>U_n=9</math> В:</b>	
K561PY2A .....	≤ 16 пФ
K561PY2B .....	≤ 18 пФ

### **Предельно допустимые режимы эксплуатации**

Максимальное напряжение питания .....	15 В
Напряжение на выводе питания при включении и выключении .....	-0,5...12 В
Максимальная длительность фронтов сигнала ВМ .....	1 мкс
Минимальное отрицательное напряжение на выходах .....	-0,5 В
Максимально допустимая мощность потребления при температуре $-70$ °С при $U_n=9$ В .....	150 мВт
Максимальные входные токи .....	10 мА
Максимальная емкость нагрузки при $U_n=9,45$ В на частоте 1 МГц .....	500 пФ
Температура окружающей среды .....	-45...+85 °С