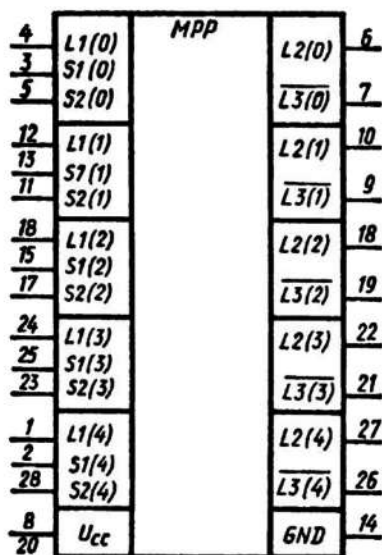


583BA2, K583BA2, KP583BA2

Микросхемы представляют собой магистральный приемопередатчик без памяти и предназначены для согласования и обмена информацией между двумя типовыми однонаправленными магистралями и мощной двунаправленной магистралью в четырех направлениях. В состав ИС входят 5 входных одnorазрядных информационных магистралей; 5 выходных одnorазрядных магистралей с открытым коллектором; 5 двунаправленных одnorазрядных информационных магистралей с открытым эмиттером; 5 входов синхронизации для стробирования передачи информации по соответствующим разрядам от L1 к L3; 5 входов синхронизации для стробирования передачи информации по соответствующим разрядам от L3 к L2; 5 блоков усилителей-формирователей. Содержат 250 интегральных элементов. Корпус типа 4119.28-1, масса не более 2,1 г и 2121.28-4, масса не более 5 г.



Условное графическое обозначение K583BA2, KP583BA2.

Назначение выводов: 1, 4, 12, 16, 24 — входы магистрали данных; 2, 3, 13, 15, 25 — входы магистрали синхронизации передачи L1 → L3; 5, 11, 17, 23, 28 — входы магистрали синхронизации передачи L3 → L2; 6, 10, 18, 22, 27 — выходы магистрали данных; 7, 9, 19, 21, 26 — входы/выходы двунаправленной магистрали данных; 8, 20 — напряжение питания; 14 — общий.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,8 В
Ток потребления	≤ 80 мА
Входной ток низкого уровня	≤ -0,2 мА
Входной ток высокого уровня	≤ 50 мкА
Выходной ток низкого уровня:	
для магистрали $\overline{L2}$	≤ 20 мА
для магистрали $\overline{L3}$	≤ 53 мА
Потребляемая мощность	≤ 0,4 Вт
Типовое время задержки передачи информации между магистралями	10...25 нс
Емкость нагрузки:	
по выходам $\overline{L2}$	≤ 200 пФ
по выходам $\overline{L3}$	≤ 1000 пФ