

588ВГ7 и Н588ВГ7

контроллер оконечного устройства
мультиплексной линии связи

Назначение

Микросхема представляет собой контроллер оконечного устройства мультиплексной линии связи, выполненный на основе планарной КМОП технологии, предназначенный для работы в составе микропроцессорного комплекта серии 588. Микросхема предназначена для применения в аппаратуре специального назначения с жестко ограниченными энергопотреблением и весогабаритными характеристиками.

Обозначение технических условий

- БКО.347.367-12ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

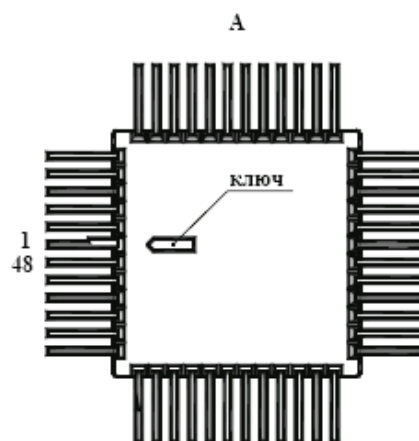
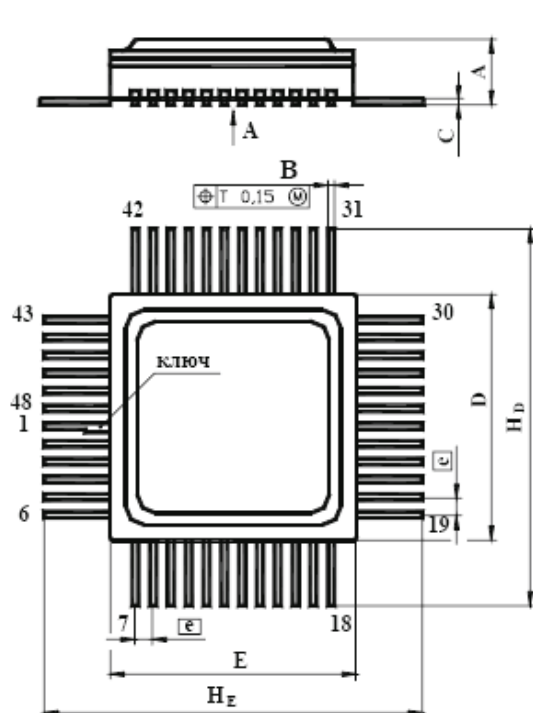
- корпус Н16.48-1В для Н588ВГ7
- корпус 4134.48-2 для 588ВГ7

Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход "Выбор данных " SED	№25	Выход режима M0
№2	Вход "Выбор команд "SEINS	№26	Выход " Команда" INS
№3	Вход/выход данных D0	№27	Вход адреса A0
№4	Вход разрешения чтения байта данных ERD1	№28	Вход адреса A1
№5	Вход разрешения записи байта данных EWR1	№29	Вход "Условие контроллер/ оконечное устройство" CC1
№6	Вход/выход данных D1	№30	Выход "Условие заполненности регистра устройства информации CC2
№7	Вход/выход данных D2	№31	Вход адреса A2
№8	Вход/выход данных D3	№32	Вход адреса A3
№9	Вход/выход данных D4	№33	Вход адреса A4
№10	Вход/выход данных D5	№34	Выход последовательных данных с инверсией DOIN →
№11	Вход/выход данных D6	№35	Вход «Ретрансляция» TF
№12	Вход/выход данных D7	№36	Выход последовательных данных D0 →
№13	Вход/выход данных D8	№37	Вход последовательных данных D1→
№14	Вход/выход данных D9	№38	Выход последовательных данных с инверсией DIIN →
№15	Вход/выход данных D10	№39	Выход генератора OGN1
№16	Вход/выход данных D11	№40	Вход/выход генератора IOGN2
№17	Вход/выход данных D12	№41	Вход "Синхронизация" SYN
№18	Вход/выход данных D13	№42	Вход «Пуск команд» STINS
№19	Вход/выход данных D14	№43	Вход «Пуск данных» STD
№20	Выход состояния команды SAINS	№44	Установка в исходное состояние SR
№21	Выход «Контроль адреса» CHA	№45	Выход незаполненности регистра устройства дешифрации CC3
№22	Вход/выход данных D15	№46	Вход разрешения записи байта данных EWR2
№23	Выход "Контроль данных" CHD	№47	Вход разрешения чтения байта данных ERD2
№24	Вывод питания от источника напряжения U	№48	Общий вывод OV

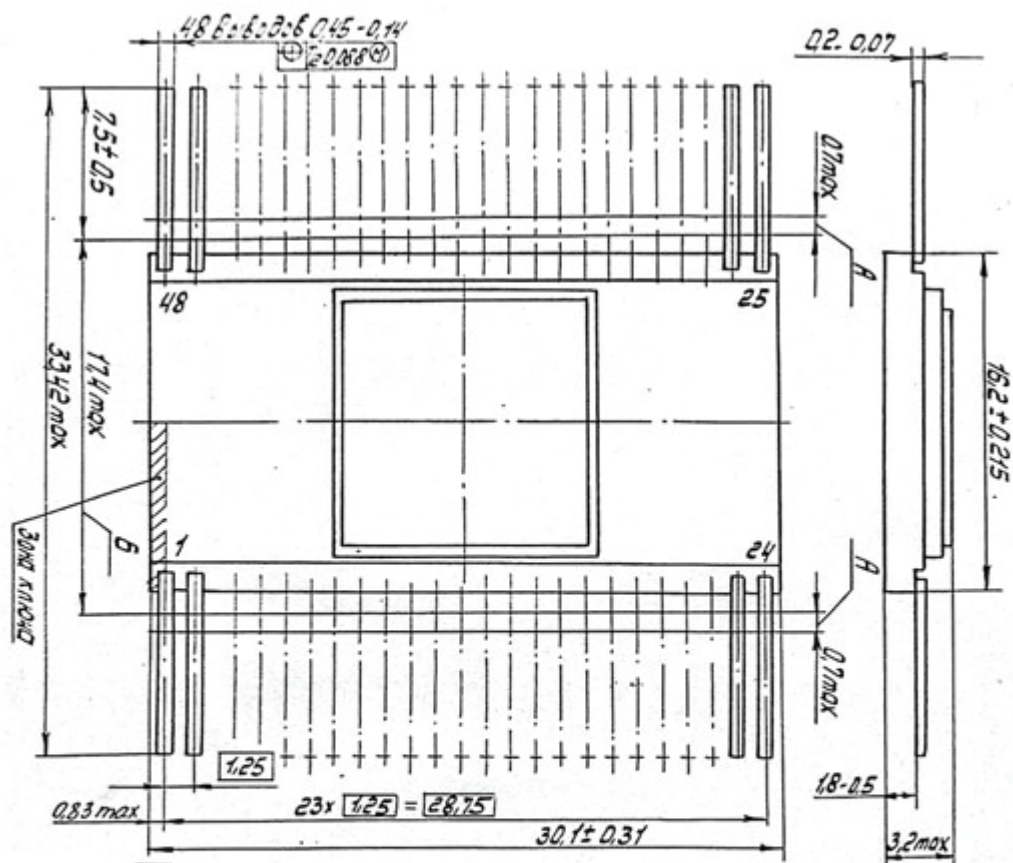
Таблица 1. Основные электрические параметры 588ВГ7 и Н588ВГ7 при $T_{\text{окр. среды}} = + 25\text{ }^{\circ}\text{C}$

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение высокого уровня	U_{OH}	В	$U_{CC}=5B\pm 10\%$ $I_{OH} = -40\text{ мкА}$ $U_{IH1} = (U_{CC} - 0,8)\text{ В}$ $U_{IL}=0,8\text{ В}$ $U_{IH2} = 0,7U_{CC}\text{ В}$	$U_{CC} - 0,4$	-
Выходное напряжение низкого уровня	U_{OL}	В	$U_{CC}=5B\pm 10\%$ $U_{IH1} = (U_{CC} - 0,8)\text{ В}$ $U_{IL}=0,8\text{ В}$ $I_{OL} = 0,8\text{ мА}$ $U_{IH2} = 0,7U_{CC}\text{ В}$	-	0,4
Входной ток высокого уровня	I_{IH}	мкА	$U_{CC}=5B\pm 10\%$ $U_{IH} = (U_{CC} - 0,4)\text{ В}$	-	40
Входной ток низкого уровня	I_{IL}	мкА	$U_{CC}=5B\pm 10\%$ $U_{IL}=0,4\text{ В}$	-	-40
Выходной ток высокого уровня	I_{OH}	мА	$U_{CC}=5B\pm 10\%$ $U_{IH1} = (U_{CC} - 0,8)\text{ В}$ $U_{IH2} = 0,7U_{CC}\text{ В}$ $U_{IL}=0,8\text{ В}$ $U_{OH} = (U_{CC} - 0,4)\text{ В}$	-0,04	-
Выходной ток низкого уровня	I_{OL}	мА	$U_{CC}=5B\pm 10\%$ $U_{IH1} = (U_{CC} - 0,8)\text{ В}$ $U_{IH2} = 0,7U_{CC}\text{ В}$ $U_{IL}=0,8\text{ В}$ $U_{OL}=0,4\text{ В}$	0,8	-
Ток потребления	I_{CC}	мА	$U_{CC}=5B\pm 10\%$ $U_{IL}=0,4\text{ В}$ $U_{IH} = (U_{CC} - 0,4)\text{ В}$	-	0,1
Время задержки распространения сигнала	t_P (ERD-BIT)	нс	$U_{CC}=5B\pm 10\%$ $U_{IL}=0$ $C_L = 50\text{ пФ}\pm 10\%$ $R_L=5,1\text{ кОМ}\pm 5\%$ $U_{IH}=U_{CC}$		250



Размеры	мм	
	min	max
A	2,10	2,90
B	0,21	0,32
C	0,13	0,20
D	13,99	14,50
E	13,99	14,50
e	-	1,00
H _Д	-	22,70
H _Б	-	22,70

Рисунок 1. Габаритный чертеж корпуса Н16.48-1В



1. А - длина выводов в пределах которой производится контроль спецификации выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Микросхема интегральная в корпусе 4134.48-2 нб.
- ⑤ 4134.48-5 нб

Рисунок 2. Габаритный чертеж корпуса 4134.48-2



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>