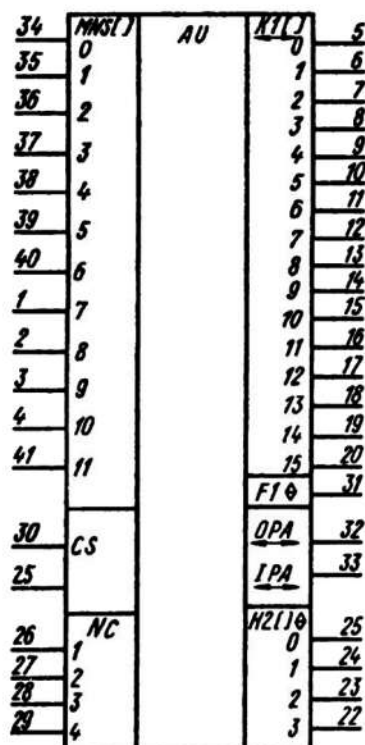


588BC2A, 588BC2Б, K588BC2A, K588BC2Б, KA588BC2A, KA588BC2Б, KP588BC2A, KP588BC2Б

Микросхемы представляют собой 16-разрядное арифметическое устройство микропроцессора и предназначены для применения совместно с K588BY2 и K588BG1 в процессоре 16-разрядной микро-ЭВМ и для построения операционных блоков различных цифровых устройств. Содержат 6000 интегральных элементов. Корпус типа 429.42 - 3, масса не более 5 г, 4222.48 - 2 и 2204.42 - 2, масса не более 8 г.



Условное графическое обозначение K588BC2

Назначение выводов: 1...4 — магистрали микрокоманд 7...10 разрядов; 5...20 — входы/выходы магистрали данных K1 0...15 разрядов; 21 — общий; 22...25 — выходы магистрали состояний (соответственно знак результата, равенство результата нулю, признак переполнения, признак расширения); 26...29 — свободные (подключаются к U_n через резистор 4, 7...10 кОм);

30 — вход сигнала синхронизации работы; 31 — выход сигнала синхронизации управляющей памяти; 32 — вход/выход сигнала квитирования выдачи по K1; 33 — вход/выход сигнала квитирования приема по K1; 34...41 — входы магистрали микрокоманд, разряды 0...6, 11; 42 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ (U _п - 0,4) В
Ток потребления	≤ 0,09 мА
Выходной ток низкого уровня	≥ 0,8 мА
Выходной ток высокого уровня	≥ -0,4 мА
Входной ток высокого уровня	≤ 10 мкА
Входной ток низкого уровня	≤ -10 мкА
Выходной ток высокого уровня в состоянии "выключено"	≤ 15 мкА
Выходной ток низкого уровня в состоянии "выключено"	≤ -15 мкА
Время задержки сброса сигнала вывод 33:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 120 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 350 нс
Время задержки сброса сигнала вывод 32:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 100 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 380 нс
Время задержки формирования сигнала вывод 33:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 350 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 1000 нс
Время задержки выдачи состояний:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 800 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 1820 нс
Время задержки приема микрокоманды:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 100 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 350 нс
Время выполнения микрокоманды:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 800 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 1820 нс
Время цикла в конвейерном режиме:	
KP588BC2A, KA588BC2A, K588BC2A	≤ 500 нс
KP588BC2Б, KA588BC2Б, K588BC2Б	≤ 600 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток высокого уровня ...	-0,4 мА
Максимальный выходной ток низкого уровня	0,8 мА
Температура окружающей среды	-10...+70 °С