

Назначение выводов: 1...13 — входы данных адреса (разряды 12...0) DA12...DA0; 14 — вход выбора внешнего устройства $\overline{BS7}$; 15 — вход синхронизации обмена \overline{SYNC} ; 16 — вход признака записи/байта \overline{WTBT} ; 17 — вход "чтение данных" \overline{DIN} ; 18 — вход "запись данных" \overline{DOUT} ; 19 — выход ответа устройства для процессора RPLV; 20 — вход "ответ устройства" \overline{DONE} ; 21 — общий; 22 — выход "чтение для внешнего устройства" \overline{RDU} ; 23 — выход "запись младшего байта" \overline{WRL} ; 24 — выход "запись старшего байта" \overline{WRH} ; 25 — выход "выборка внешнего устройства" $\overline{CS16}$; 26 — выход "выборка внешнего устройства" $\overline{CS14}$; 27 — выход "выборка внешнего устройства" $\overline{CS12}$; 28 — выход "выборка внешнего устройства" $\overline{CS10}$; 29 — выход "выборка внешнего устройства" $\overline{CS6}$; 30 — выход "выборка внешнего устройства" $\overline{CS4}$; 31 — выход "выборка внешнего устройства" $\overline{CS2}$; 32 — выход "выборка внешнего устройства" $\overline{CS0}$; 33...41 — входы адресов A4...A12; 42 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	> (U _п - 0,4) В
Ток потребления	≤ 25 мкА
Входной ток низкого уровня	≤ -1 мкА
Входной ток высокого уровня	≤ 1 мкА
Выходной ток низкого уровня:	
кроме вывода 19	> 0,8 мА
по выводу 19	> 2,4 мА
Выходной ток высокого уровня	> -0,4 мА
Выходной ток в состоянии "выключено"	≤ -0,5 мА
Время выбора установки сигнала "выборка внешнего устройства" относительно сигнала синхронизации обмена при переходе из состояния высокого уровня в состояние низкого уровня	40...250 нс
Время задержки распространения сигнала "чтение для внешнего устройства" при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "чтение данных" при переходе из состояния высокого уровня в состояние низкого уровня	≤ 180 нс

Время задержки распространения сигналов "запись младшего байта" и "запись старшего байта" относительно сигнала "запись данных" при переходе из состояния высокого уровня в состояние низкого уровня	≤ 150 нс
Время задержки распространения сигнала ответа устройства для процессора при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "чтение данных" при переходе из состояния высокого уровня в состояние низкого уровня	≤ 250 нс
Время задержки распространения сигнала ответа устройства для процессора при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "запись данных" при переходе из состояния высокого уровня в состояние низкого уровня	≤ 250 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток низкого уровня:	
по выводу 19	2,4 мА
по остальным выводам	0,8 мА
Максимальный выходной ток высокого уровня ...	 −0,4 мА
Температура окружающей среды	−10...+70 °С