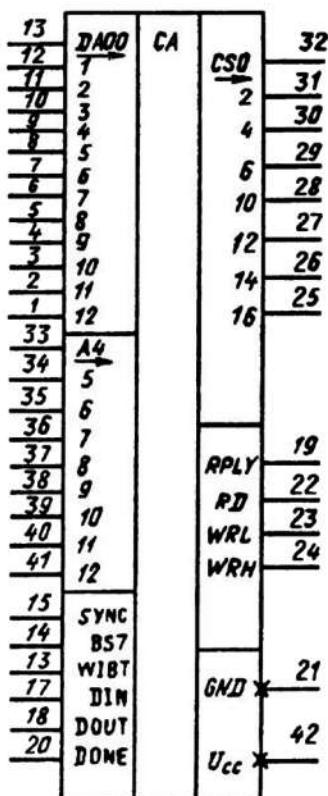


# 588BT1, K588BT1, KP588BT1

Микросхемы представляют собой селектор адреса, предназначены для применения в цифровой аппаратуре с ограниченным энергопотреблением, в микропроцессорной системе с унифицированным интерфейсом и осуществляют выбор регистра внешнего устройства, управление чтением регистра внешнего устройства, управление записью в регистр внешнего устройства слова, младшего и старшего байтов. В состав ИС входят 13 - разрядный регистр адреса, 9 - разрядный компаратор, 8 - разрядный дешифратор, блок управления и блок формирователей. Корпус типа 429.42-3, масса не более 4 г и 2204.42-2, масса не более 8 г.



Условное графическое обозначение  
K588BT1, KP588BT1

Назначение выводов: 1...13 — входы данных адреса (разряды 12...0) DA12...DA0; 14 — вход выбора внешнего устройства BS7; 15 — вход синхронизации обмена SYNC; 16 — вход признака записи/байта WTB7; 17 — вход "чтение данных" DIN; 18 — вход "запись данных" DOUT; 19 — выход ответа устройства для процессора RPLV; 20 — вход "ответ устройства" DONE; 21 — общий; 22 — выход "чтение для внешнего устройства" RDU; 23 — выход "запись младшего байта" WRH; 24 — выход "запись старшего байта" WRL; 25 — выход "выборка внешнего устройства" CS16; 26 — выход "выборка внешнего устройства" CS14; 27 — выход "выборка внешнего устройства" CS12; 28 — выход "выборка внешнего устройства" CS10; 29 — выход "выборка внешнего устройства" CS6; 30 — выход "выборка внешнего устройства" CS4; 31 — выход "выборка внешнего устройства" CS2; 32 — выход "выборка внешнего устройства" CS0; 33...41 — входы адресов A4...A12; 42 — напряжение питания.

### Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	< 0,4 В
Выходное напряжение высокого уровня .....	> (U <sub>n</sub> - 0,4) В
Ток потребления .....	< 25 мА
Входной ток низкого уровня .....	<   -1   мА
Входной ток высокого уровня .....	< 1 мА
Выходной ток низкого уровня:	
кроме вывода 19 .....	> 0,8 мА
по выводу 19 .....	> 2,4 мА
Выходной ток высокого уровня .....	>   -0,4   мА
Выходной ток в состоянии "выключено" .....	<   -0,5   мА
Время выбора установки сигнала "выборка внешнего устройства" относительно сигнала синхронизации обмена при переходе из состояния высокого уровня в состояние низкого уровня .....	40...250 нс
Время задержки распространения сигнала "чтение для внешнего устройства" при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "чтение данных" при переходе из состояния высокого уровня в состояние низкого уровня .....	< 180 нс

Время задержки распространения сигналов "запись младшего байта" и "запись старшего байта" относительно сигнала "запись данных" при переходе из состояния высокого уровня в состояние низкого уровня .....	$\leq$ 150 нс
Время задержки распространения сигнала ответа устройства для процессора при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "чтение данных" при переходе из состояния высокого уровня в состояние низкого уровня .....	$\leq$ 250 нс
Время задержки распространения сигнала ответа устройства для процессора при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "запись данных" при переходе из состояния высокого уровня в состояние низкого уровня .....	$\leq$ 250 нс

### **Предельно допустимые режимы эксплуатации**

Максимальный выходной ток низкого уровня:	
по выводу 19 .....	2,4 мА
по остальным выводам .....	0,8 мА
Максимальный выходной ток высокого уровня ...	–0,4  мА
Температура окружающей среды .....	–10...+70 °C