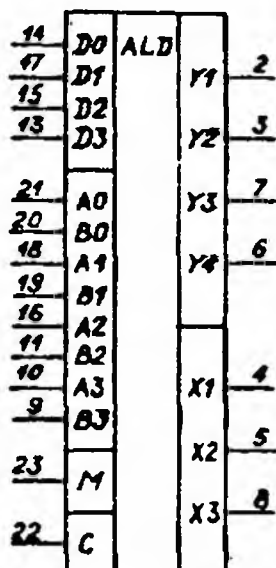


К100ИП181

Микросхема представляет собой арифметико-логическое устройство на 16 операций с двумя четырехбитовыми словами. Содержит 504 интегральных элемента. Корпус типа 405.24-1, масса не более 2 г



Условное графическое обозначение К100ИП181

Назначение выводов: 1, 24 — общие; 2, 3, 6, 7 — выходы; 4, 5, 8 — выходы переноса; 9, 10, 11, 16, 18, 19, 20, 21 — входы информации; 13, 14, 15, 17, 23 — входы управления режимом работы, 12 — напряжение питания, 22 — вход переноса

Электрические параметры

Номинальное напряжение питания	- 5,2 В ± 5%
Выходное напряжение низкого уровня	≤ - 1,63 В
Выходное напряжение высокого уровня	≥ - 0,98 В
Входной ток низкого уровня	≥ 0,5 мкА
Входной ток высокого уровня	
по выводам 9, 11, 19, 20	≤ 0,245 мА
по выводам 10, 16, 18, 21	≤ 0,22 мА
по выводам 13, 23	≤ 0,2 мА
по выводу 22	≤ 0,29 мА
по выводам 14, 15, 17	≤ 0,265 мА
Ток потребления	≤ 145 мА
Потребляемая мощность	≤ 755 мВт
Время задержки распространения	≤ 11 нс