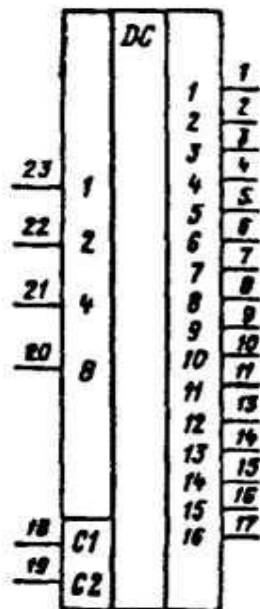


К13ЗИДЗ

Микросхема представляет собой дешифратор-демультиплексор 4 линии на 16 (преобразователь двоично-десятичного кода в десятичный). Корпус типа 405.24-2, масса не более 4 г.



Условное графическое обозначение К13ЗИДЗ

Назначение выводов: 1 - выход Y1; 2 - выход Y2; 3 - выход Y3; 4 - выход Y4; 5 - выход Y5; 6 - выход X6; 7 - выход Y7; 8 - выход Y8; 9 - выход Y9; 10 - выход Y10; 11 - выход Y11; 12 - общий; 13 - выход Y12; 14 - выход Y13; 15 - выход Y14; 16 - выход Y15; 17 - выход Y16; 18 - стробирующий вход C1; 19 - стробирующий вход C2; 20 - информационный вход X6; 21 - вход X5; 22 - вход X4; 23 - вход X3; 24 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,4 В
Напряжение на антизвонном диоде	≥ - 1,5 В
Входной ток низкого уровня	≤ - 1,6 мА
Входной ток высокого уровня.....	≤ 40 мкА
Входной пробивной ток	≤ 1 мА
Ток потребления	≤ 49 мА
Ток короткого замыкания	-20... -55 мА
Время задержки распространения при включении:	
- по информационным входам 20-23	≤ 33 нс

- по стробирующим входам 18, 19 ≤ 27 нс

Время задержки распространения при выключении:

- по информационным входам 20-23 ≤ 36 нс
- по стробирующим входам 18, 19 ≤ 30 нс