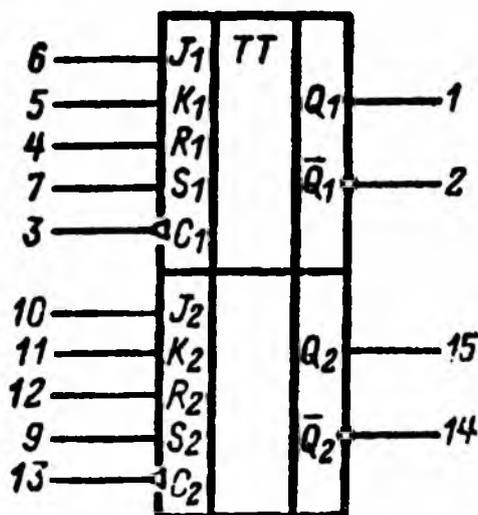


# K176TB1

Микросхема представляет собой 2 триггера J-K типа. Содержит 132 интегральных элемента. Корпус типа 238.16-1 и типа 2103.16-11, масса не более 1,5 г.



Условное графическое обозначение K176TB1

Назначение выводов: 1 — выход  $Q_1$ ; 2 — выход  $\bar{Q}_1$ ; 3 — вход  $C_1$ ; 4 — вход  $R_1$ ; 5 — вход  $K_1$ ; 6 — вход  $J_1$ ; 7 — вход  $S_1$ ; 8 — общий; 9 — вход  $S_2$ ; 10 — вход  $J_2$ ; 11 — вход  $K_2$ ; 12 — вход  $R_2$ ; 13 — вход  $C_2$ ; 14 — выход  $\bar{Q}_2$ ; 15 — выход  $Q_2$ ; 16 — напряжение питания.

## Электрические параметры

Номинальное напряжение питания	9 В ± 5%
Выходное напряжение низкого уровня	≤ 0,3 В
Выходное напряжение высокого уровня	≥ 8,2 В
Входной ток высокого и низкого уровней	≤ 0,3 мкА
Втекающий ток на выходе	≤ 0,6 мА
Ток потребления	≤ 10 мкА
Ток потребления в динамическом режиме	≤ 300 мкА
Частота тактовых сигналов $f_T$	≥ 2 МГц
Длительность фронта и среза тактовых сигналов	≤ 15 мкс
Входная емкость	≤ 12 пФ
Сквозность сигналов на предельной частоте	≥ 2
Нагрузочная способность в статическом режиме:	
на логические микросхемы	50
на однотипные микросхемы	25

**Примечание.** Расчет  $N_{\text{дин}}$  проводится по формуле:

$$N_{\text{дин}} = [(0,03 \cdot P_{\text{доп}} / U_{\text{п}}^2 \cdot f_{\text{т}}) - C_{\text{м}}] / C_{\text{вх}},$$

где  $f_{\text{т}} = 1,7$  МГц;  $U_{\text{п}}$  — напряжение питания, В;  $C_{\text{м}}$  — емкость монтажа, пФ;  $C_{\text{вх}}$  — входная емкость, пФ;  $P_{\text{доп}}$  — мощность на корпус не более 51 мВт.