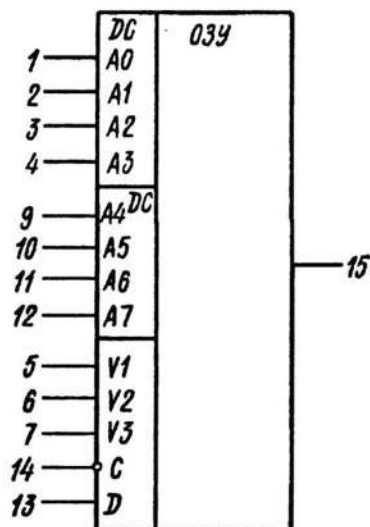


K500PY410A

Микросхема представляет собой оперативное запоминающее устройство информационной емкостью 256 бит ($256 \times 1p$) со схемами управления. Содержит 2170 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г.



Условное графическое обозначение K500PY410A

Назначение выводов: 1 — вход дешифратора A0; 2 — вход дешифратора A1; 3 — вход дешифратора A2; 4 — вход дешифратора A3; 5 — вход разрешения выборки V1; 6 — вход разрешения выборки V2; 7 — вход разрешения выборки V3; 8 — напряжение питания; 9 — вход дешифратора A4; 10 — вход дешифратора A5; 11 — вход дешифратора A6; 12 — вход дешифратора A7; 13 — информационный вход записи; 14 — вход разрешения записи; 15 — выход; 16 — общий.

Электрические параметры

| | |
|---|------------------|
| Номинальное напряжение питания | -5,2 В $\pm 5\%$ |
| Выходное напряжение высокого уровня | > -1 В |
| Выходное напряжение низкого уровня | $\leq -1,6$ В |

| | |
|---|-----------|
| Ток потребления | ≤ 125 мА |
| Входной ток высокого уровня: | |
| по входам 1—4, 9—14 | ≤ 50 мкА |
| по входам 5, 6, 7 | ≤ 265 мкА |
| Входной ток низкого уровня: | |
| по выводам 1—4, 9—14 | ≥ 20 мкА |
| по выводам 5, 6, 7 | ≥ 0,5 мкА |
| Время выборки адреса для перехода из состояния высокого уровня в состояние низкого уровня (из состояния низкого уровня в состояние высокого уровня) | ≤ 25 нс |
| Время выборки: | |
| разрешения | ≤ 12 нс |
| хранения | ≤ 15 нс |
| считывания | ≤ 20 нс |
| записи | ≤ 20 нс |

Таблица истинности

| Вход | | | Выход | Режим работы |
|------|---|---|--------------------------|--------------|
| V | C | D | | |
| 1 | Z | Z | 0 | Хранение |
| 0 | 0 | 0 | 0 | Запись «0» |
| 0 | 0 | 1 | 0 | Запись «1» |
| 0 | 1 | Z | Информация в прямом коде | Считывание |

Примечание: Z — безразличное состояние.