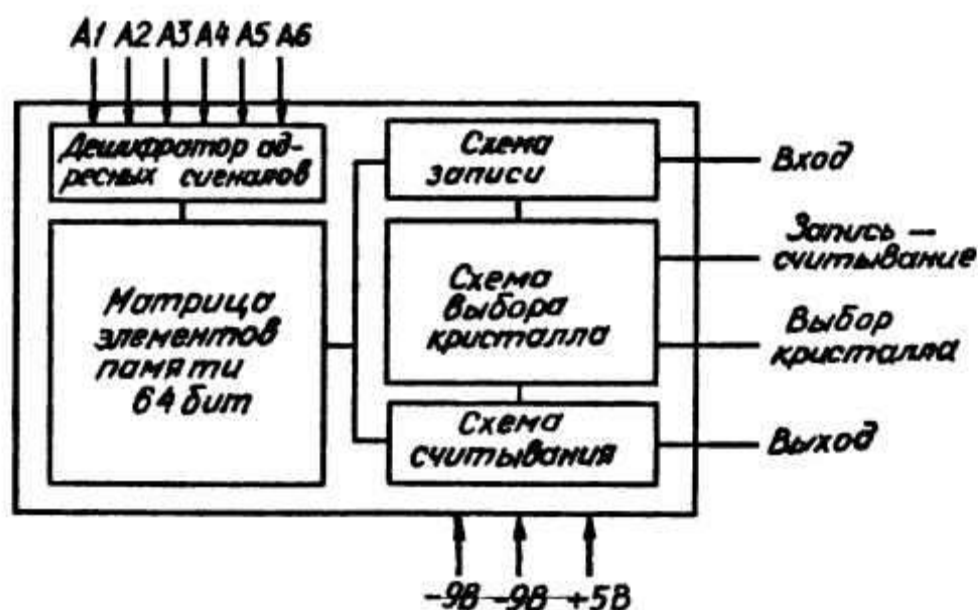


К527РУ1

Микросхема представляет собой матрицу-накопитель статистического ОЗУ емкостью 64 бит со схемами управления. Содержит 562 интегральных элемента. Корпус типа 401.14-4.02, масса не более 0,6 г.

В электрическую схему ОЗУ входят следующие функциональные узлы: запоминающая матрица из 64 статических триггеров; дешифратор строк и столбцов; схема записи для установки триггеров матрицы в состояние, определяемое кодом входного числа; схема считывания, предназначенная для вывода информации и схема выбора кристалла, предназначенная для разрешения обращения к схеме, т. е. для разрешения считывания или записи.



Структурная схема К527РУ1

Назначение выводов: 1 - вход разрешения записи-считывания EWRRD; 2 - выход; 3 - вход адресный A1; 4 - вход выбора кристалла CS; 5 - свободный; 6 - напряжение питания управления ($U_{п1}$); 7 - напряжение питания матрицы ($U_{п2}$); 8, 9, 10 - входы адресные A2, A3, A4; 11 - вход; 12 - вход адресный A6; 13 - вход адресный A5; напряжение смещения подложки ($U_{см}$).

Электрические параметры

Номинальное напряжение питания:

- $U_{п1}, U_{п2}$ - 9 В \pm 5%

- $U_{см}$ 5 В \pm 5%

Выходное напряжение высокого уровня \geq 4 В

Выходной ток низкого уровня \geq 2,5 мА

Ток, потребляемый цепью управления \leq 10 мА

Ток, потребляемый матрицей \leq 6 мА

Суммарный ток утечки на входах \leq 10 мкА

Время, считывания \leq 900 нс

Время задержки импульсов записи \leq 400 нс