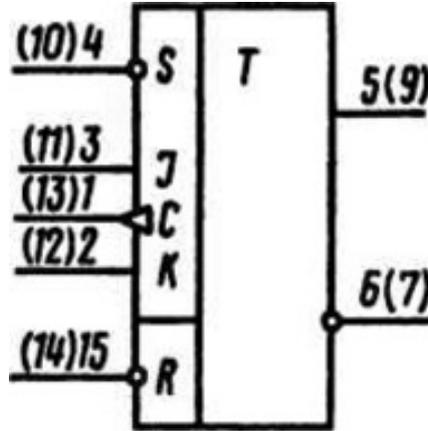


# К530ТВ9

Микросхема представляет собой двойной JK-триггер с установкой единицы и нуля. Содержит 142 интегральных элемента. Корпус типа 402.16-25, масса не более 2 г.



Условное графическое обозначение К530ТВ9

Назначение выводов: 1 - вход  $\overline{C1}$ ; 2 - вход  $\overline{K1}$ ; 3 - вход  $\overline{J1}$ ; 4 - вход  $\overline{S1}$ ; 5 - выход  $Q1$ ; 6 - выход  $\overline{Q1}$ ; 7 - выход  $\overline{Q2}$ ; 8 - общий; 9 - выход  $Q2$ ; 10 - вход  $\overline{S2}$ ; 11 - вход  $\overline{J2}$ ; 12 - вход  $\overline{K2}$ ; 13 - вход  $\overline{C2}$ ; 14 - вход  $\overline{R2}$ ; 15 - вход  $\overline{R1}$ ; 16 - напряжение питания.

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	≥ 2,7 В
Ток потребления .....	≤ 50 мА
Входной ток низкого уровня по выводам:	
- 2, 3, 11, 12 .....	≤   -1,6   мА
- 1, 13 .....	≤   -4   мА
- 4, 10, 14, 15 .....	≤   -7   мА
Входной ток высокого уровня по выводам:	
- 2, 3, 11, 12 .....	≤ 0,05 мА
- 1, 4, 10, 13, 14, 15 .....	≤ 0,1 мА
Время задержки распространения при включении (выключении) .....	≤ 7 нс

## Предельно допустимые режимы эксплуатации

Максимальный выходной ток низкого уровня .....	20 мА
Максимальный выходной ток высокого уровня.....	-1 мА
Максимальная емкость нагрузки .....	15 пФ
Температура окружающей среды .....	-10...+70 °С