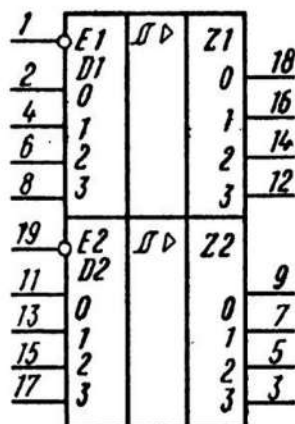


К533АП5

Микросхема представляет собой два четырехканальных формирователя с тремя состояниями на выходе. Содержит 232 интегральных элемента. Корпус типа 4152ю.20-1, масса не более 3,6 г.



Условное графическое обозначение К533АП5

Назначение выводов: 1 — вход разрешения передачи информации $\bar{E}1$; 2 — вход нулевого разряда $D1.0$; 3 — выход третьего разряда $Z2.3$ (три состояния); 4 — вход первого разряда $D1.1$; 5 — выход второго разряда $Z2.2$ (три состояния); 6 — вход второго разряда $D1.2$; 7 — выход первого разряда $Z2.1$ (три состояния); 8 — вход третьего разряда $D1.3$; 9 — выход нулевого разряда $Z2.0$ (три состояния); 10 — общий; 11 — вход нулевого разряда $D2.0$; 12 — выход третьего разряда $Z1.3$ (три состояния); 13 — вход первого разряда $D2.1$; 14 — выход второго разряда $Z1.2$ (три состояния); 15 — вход второго разряда $D2.2$; 16 — выход первого разряда $Z1.1$ (три состояния); 17 — вход третьего разряда $D2.3$; 18 — выход нулевого разряда $Z1.0$ (три состояния); 19 — вход разрешения передачи информации $\bar{E}2$; 20 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	$5 \text{ В} \pm 5\%$
Выходное напряжение низкого уровня	$\leq 0,5 \text{ В}$
Выходное напряжение высокого уровня	$\geq 2 \text{ В}$
Ток потребления при низком уровне выходного напряжения	$\leq 46 \text{ мА}$
Ток потребления при высоком уровне выходного напряжения	$\leq 23 \text{ мА}$
Ток потребления при выключенном состоянии выходов	$\leq 54 \text{ мА}$
Входной ток низкого уровня	$\leq -0,2 \text{ мА}$
Входной ток высокого уровня	$\leq 20 \text{ мкА}$
Выходной ток выключенного состояния:	
низкого уровня	$\leq -20 \text{ мкА}$
высокого уровня	$\leq 20 \text{ мкА}$
Время задержки распространения сигнала при переходе из состояния высокого уровня в состояние низкого уровня от входа D до выхода Z	$\leq 18 \text{ нс}$
Время задержки распространения сигнала при переходе из состояния низкого уровня в состояние высокого уровня от входа D до выхода Z	$\leq 14 \text{ нс}$
Время задержки распространения сигнала при переходе из выключенного состояния в состояние низкого уровня от входа $\overline{E1}$ до выхода Z и от входа $\overline{E2}$ до выхода Z	$\leq 30 \text{ нс}$
Время задержки распространения сигнала при переходе из состояния низкого уровня в выключенное состояние от входа $\overline{E1}$ до выхода Z и от входа $\overline{E2}$ до выхода Z	$\leq 35 \text{ нс}$
Время задержки распространения сигнала при переходе из выключенного состояния в состояние высокого уровня от входа $\overline{E1}$ до выхода Z и от входа $\overline{E2}$ до выхода Z	$\leq 23 \text{ нс}$
Время задержки распространения сигнала при переходе из состояния высокого уровня в выключенное состояние от входа $\overline{E1}$ до выхода Z и от входа $\overline{E2}$ до выхода Z	$\leq 45 \text{ нс}$