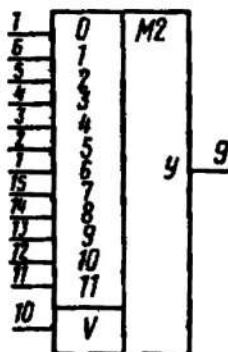


K561CA1

Микросхема представляет собой двенадцатиразрядную схему сравнения (контроллер четности 12-разрядного числа). Если на вход 10 подается напряжение низкого уровня, то при четном числе единиц в 12-разрядном слове на выходе будет напряжение низкого уровня, а при нечетном — напряжение высокого уровня. Если число разрядов в слове выше 12, то можно использовать несколько ИС, соединяя выход *Y* предыдущей схемы со входом *V* последующей. Содержит 224 интегральных элемента. Корпус типа 238.16-1, масса не более 1,5 г.



Условное графическое обозначение K561CA1

Назначение выводов: 1, 2, 3, 4, 5, 6, 7, 11, 12, 13, 14, 15 — информационные входы; 8 — общий; 9 — выход *Y*; 10 — расширительный вход *V*; 16 — напряжение питания.

Таблица истинности

Входы							Выход
0	1	2	...	10	11	V	Y
0	0	0	...	0	0	0	0
1	0	0	...	0	0	0	1
0	1	0	...	0	0	0	1
1	1	0	...	0	0	0	0
...
0	0	1	...	1	1	1	1
1	0	1	...	1	1	1	0
0	1	1	...	1	1	1	0
1	1	1	...	1	1	1	1

Электрические параметры

Напряжение питания	3... 15 В
Выходное напряжение низкого уровня	$\leq 0,01$ В
Выходное напряжение высокого уровня	$\geq 9,99$ В
Максимальное выходное напряжение низкого уровня	$\leq 0,8$ В
Минимальное выходное напряжение высокого уровня ..	≥ 9 В
Ток потребления	≤ 100 мкА
Входной ток низкого уровня	$\leq -0,05 $ мкА
Входной ток высокого уровня	$\leq 0,05$ мкА
Выходной ток низкого уровня	$\geq 0,5$ мА
Выходной ток высокого уровня	$\geq -0,2 $ мА
Время задержки распространения входного сигнала при включении (выключении):	
по информационным входам 1—7, 11—15 ..	≤ 600 нс
по расширительному входу 10 ..	≤ 375 нс

Предельно допустимые режимы эксплуатации

Напряжение питания	3...15 В
Напряжение на входах	$-0,2... (U_n + 0,2)$ В
Температура окружающей среды	$-45...+85$ °С