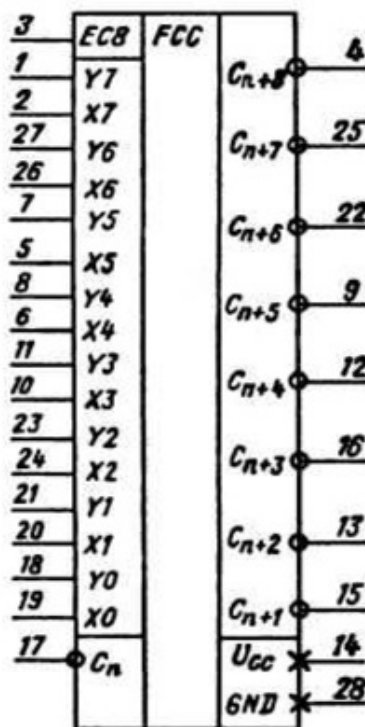


К585ИК03

Микросхема представляет собой схему ускоренного переноса (СУП) и предназначена для формирования групповых переносов при совместном использовании с центральным процессорным элементом (ЦПЭ) или любой другой схемой, имеющей выходы предварительного просмотра переноса. Одна схема СУП позволяет организовать 16-разрядный сумматор на ЦПЭ или 32-разрядный на арифметико-логических схемах, имеющих 4 разряда. ИС имеет 17 информационных входов, 8 информационных выходов и 1 управляющих вход, который позволяет управлять выходом самого старшего переноса, переводя его в третье состояние. Содержит 424 интегральных элемента. Корпус типа 4119.28-1, масса не более 2,1 г.



Условное графическое обозначение К585ИК03

Назначение выводов: 1, 2, 5...8, 10, 11, 18...21, 23, 24, 26, 27 - входы группового переноса (прямой код); 3 - вход разрешения переноса (обратный код); 14 - напряжение питания; 4 - выход переноса (обратный код); 9, 12, 13, 15, 16, 22, 25 - выходы переносов (обратный код); 28 - общий.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%
Выходное напряжение низкого уровня ≤ 0,4 В
Выходное напряжение высокого уровня ≥ 2,4 В

Ток потребления..... ≤ 130 мА

Входной ток низкого уровня:

- по выводам 2, 3, 17, 26..... $\leq |-0,25|$ мА
- по выводам 1, 5, 6, 10, 19, 20, 24 $\leq |-0,5|$ мА
- по выводам 7, 8, 11, 18, 21, 23, 27 $\leq |-1,5|$ мА

Входной ток высокого уровня:

- по входам 3, 17 $\leq 0,04$ мА
- по остальным входам $\leq 0,1$ мА

Выходной ток низкого уровня

в состоянии "выключено" по выводу 4 $\leq |-0,1|$ мА

Выходной ток высокого уровня

в состоянии "выключено" по выводу 4 $\leq 0,1$ мА

Время задержки распространения сигнала:

- от входов 1, 2, 5...11, 17...21, 23, 24, 26, 27
до выходов 4, 9, 12, 13, 15, 16, 22, 25 ≤ 20 нс
- от входа 17 до выходов 4, 9, 12, 13, 15, 16, 22, 25 ≤ 30 нс

Время задержки перехода от входа 3 до выхода 4..... ≤ 40 нс