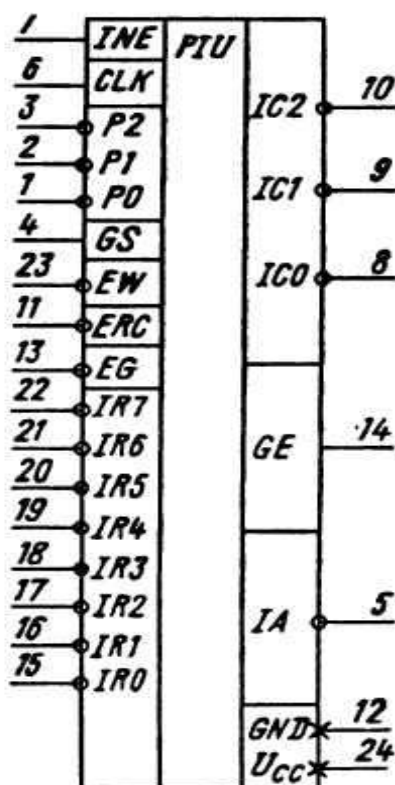


# К585ИК14

Микросхема представляет собой блок приоритетного прерывания и предназначена для построения многоуровневых систем прерывания, для приема сигналов запроса на прерывание от различных устройств вычислительной системы для формирования сигналов управления микропроцессором при необходимости перехода к подпрограмме обработки прерывания. ИС состоит из 6-разрядного регистра запросов на прерывание с шифратором приоритета, 3-разрядного регистра хранения текущего приоритета; 8-уровневой схемы сравнения приоритетов и 3-разрядного устройства кодировки приоритета с открытыми коллекторными выходами. Содержит 550 интегральных элементов. Корпус типа 405.24-2, масса не более 1,8 г.



Условное графическое обозначение К585ИК14

Назначение выводов: 1...3 - входы уровня приоритета; 4 - вход выборки уровня приоритета; 5 - выход прерывания; 6 - вход синхронизации; 7 - вход стробирующего сигнала разрешения прерывания; 8...10 - выходы кода кодирования; 11 - вход разрешения считывания кода прерывания; 12 - общий; 13 - вход разрешения группы прерывания; 14 - вход разрешения следующей группы прерывания; 15...22 - входы запросов прерывания; 24 - напряжение питания запросов прерывания; 23 - вход разрешение записи; 24 - напряжение питания.

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	≥ 2,4 В
Ток потребления.....	≤ 130 мА
Входной ток низкого уровня:	
- по входу 13 .....	≤  -0,5  мА
- по остальным входам .....	≤  -0,25  мА
Входной высокого уровня:	
- по входу 13 .....	≤ 0,08 мА
- по остальным входам .....	≤ 0,04 мА
Выходной ток высокого уровня по выходам 5, 8...10.....	≤ 0,1 мА
Время цикла .....	≤ 80 нс
Длительность импульса .....	≤ 25 нс
Время установления сигнала на входах 15...22 относительно выхода 5 .....	≤ 10 нс
Время задержки распространения сигнала:	
- входа 11 относительно выходов 8...10 .....	≤ 55 нс
- входа 13 относительно выхода 14.....	≤ 25 нс