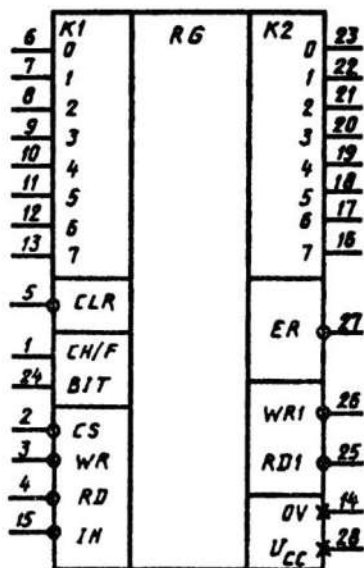


K588ИР1, КР588ИР1

Микросхемы представляют собой многофункциональный 8-разрядный буферный регистр, предназначены для построения интерфейсных блоков процессоров, ЗУ, контроллеров внешних устройств и выполняют функции записи байта, считывание байта с инверсией или без инверсии, формирование бита четности и контроль информации на четность. В состав ИС входят 8-разрядный регистр, блок формирования бита четности и контроля информации на четность, блок управления записью - считыванием информации и блока формирователей 8×1. Содержат 1500 интегральных элементов. Корпус типа 4119.28-4, масса не более 8 г и 2121.28-4, масса не более 5,4 г.



Условное графическое обозначение K588ИР1, КР588ИР1

Назначение выводов: 1 — вход контроля/формирования бита четности; 2 — вход выборки кристалла; 3 — вход сигнала запись; 4 — вход сигнала чтение; 5 — вход сигнала сброс; 6...13 — входы канала K1 (разряды 0...7); 14 — общий OV; 15 — вход сигнала инверсия; 16...23 — выходы канала K2 (разряды 7...0); 24 — вход/выход дополнения числа единиц в девяти разрядах до нечетного числа; 25 — выход сигнала чтение "выполнено"; 26 — выход сигнала "запись выполнена"; 27 — выход сигнала "ошибка"; 28 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	> 3,7 В
Ток потребления	≤ 80 мкА
Входной ток высокого уровня	≤ 1 мкА
Входной ток низкого уровня в состоянии "выключено"	≤ -300 мкА
Входной ток низкого уровня	≤ -1 мкА
Выходной ток низкого уровня	> 1 мА
Выходной ток высокого уровня	> -0,6 мА
Время записи информации	≤ 80 нс
Время считывания информации	≤ 120 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток низкого уровня по отдельному выходу	1 мА
Суммарный выходной ток низкого уровня по всем выходам	10 мА
Максимальный выходной ток высокого уровня по отдельному выходу	-0,6 мА
Максимальный суммарный выходной ток высокого уровня по всем выходам	-0,6 мА
Температура окружающей среды	-10...+70 °С