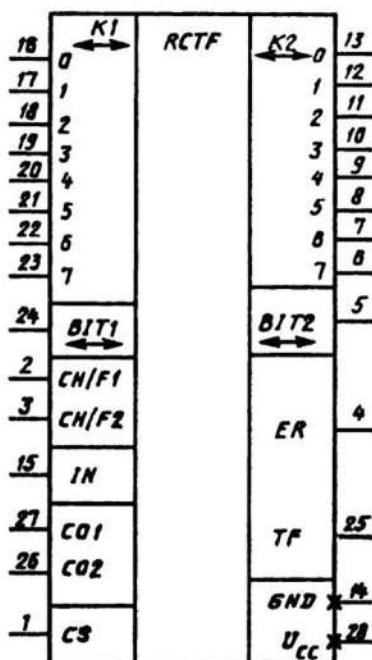


K588BA1, KP588BA1

Микросхемы представляют собой магистральный приемопередатчик. Выполняют следующие функции: двунаправленную передачу байта с инверсией или без инверсии; подтверждение передачи; формирование бита четности; контроль информации на четность. В состав ИС входят блок усилителей, блок управления усилителями, блок формирования бита четности и контроля информации на четность. Содержат 1300 интегральных элементов. Корпус типа 4119.28-4, масса не более 8 г и 2121.28-4, масса не более 5,4 г.



Условное графическое обозначение
K588BA1, KP588BA1

Назначение выводов: 1 — вход выборки кристалла; 2, 3 — входы управления контролем/формированием четности каналов K1 и K2; 4 — выход сигнала ошибки; 5 — вход/выход бита четности канала K2; 6...13 — входы/выходы канала K2, разряды 7...0; 14 — общий; 15 — вход управления прямой/инверсной передачей; 16...27 — входы/выходы канала K1, разряды 0...7; 24 — вход/выход бита четности канала K1; 25 — выход сигнала "передача выполнена"; 26 — входы управления передачей из K2 в K1; 27 — вход управления передачей из K1 в K2; 28 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Ток потребления	< 80 мкА
Входной ток низкого уровня	< -5 мкА
Входной ток высокого уровня	< 5 мкА
Выходной ток низкого уровня в состоянии "выключено"	< -300 мкА
Выходной ток низкого уровня	> 8,9 мА
Выходной ток высокого уровня	< -0,5 мА
Время задержки информации в канале	15...80 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток:	
низкого уровня	8 мА
высокого уровня	-0,8 мА
Время фронта нарастания и время фронта спада сигнала	< 150 нс
Температура окружающей среды	-10...+70 °С