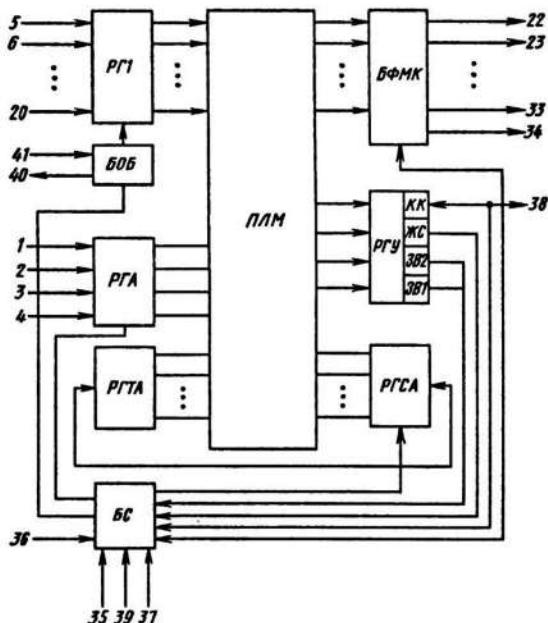


## **K588ВУ1, КР588ВУ1А, КР588ВУ1Б**

Микросхемы представляют собой управляющую память (автономный и асинхронный формирователь двоичных последовательностей) и предназначена для построения блоков микропрограммного управления различной информационной ёмкости в качестве генератора микрокоманд. В состав ИС входят входные регистры (РГ1 и РГ2), регистры обратной связи (регистр текущего адреса РГТА и регистр следующего адреса РГСА), постоянная память типа ПЛМ, блок синхронизации (БС), регистр управления (РГУ), который выдает команды "конец команды" (КК), "ждать состояние" (ЖС), "запрет выдачи микрокоманды" (ЗВ2) и запрет записи текущего адреса" (ЗВ1), блок обмена (БОБ) и выходной буфер микрокоманд (БФМК). ПЛМ состоит из двух программируемых логических подматриц ПЛМ1 (эквивалентна 100 27-входовым логическим элементам И-НЕ) и ПЛМ2 (эквивалентна 24 100-входовым логическим элементам) и программируемой матрицы инверторов. Содержат 4212 интегральных элементов. Корпус типа 429.42-1, масса не более 4 г и 2206.42-2, масса не более 8 г.



Структурная схема K588ВУ1

**Назначение выводов:** 1...4 — входы канала 2; 5...20 — входы канала 1; 21 — общий; 22...34 — выходы микрокоманды; 35 — вход/выход сигнала синхронизации; 36 — вход сигнала "режим синхронизации"; 37 — вход сигнала "запрет"; 38 — вход/выход сигнала конец команды; 39 — вход сигнала прием; 40 — выход сигнала окончание приема по каналу К1; 41 — вход сигнала сопровождения по каналу К1; 42 — напряжение питания.

### Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	> 2,4 В
Входной ток утечки низкого уровня .....	≤  —5  мкА
Входной ток утечки высокого уровня .....	≤ 5 мкА
Выходной ток утечки высокого уровня .....	≤ 30 мкА
<b>Ток потребления:</b>	
K588ВУ1, KP588ВУ1А .....	≤ 0,18 мА
KP588ВУ1Б .....	≤ 5 мА
Статическая потребляемая мощность .....	≤ 0,95 мВт
Длительность цикла формирования микрокоманд .....	≤ 2 мкс
Время задержки выдачи сигнала IPA, приема команды .....	≤ 500 нс
Время считывания из матрицы .....	≤ 1500 нс

5	М1С02	С0Н	М1С20	22
6	М1С12		М1С21	23
7	М1С42		М1С22	24
8	М1С52		М1С23	25
9	М1С43		М1С24	26
10	М1С53		М1С25	27
11	М1С03		М1С26	28
12	М1С72		М1С27	29
13	М1С82		М1С28	30
14	М1С92		М1С29	31
15	М1С02		М1С30	32
16	М1С12		М1С31	33
17	М1С42		М1С32	34
18	М1С52		М1С33	35
19	М1С43		М1С34	36
20	М1С53		М1С35	37
1	П1С02			
2	П1С03			
3	П1С12			
4	П1С42			
11	ОРА			
21	СИГНАЛ			
22	F1			
23	F2			
39	К			
37	И.П.			

Условное графическое обозначение  
K588ВУ1, KP588ВУ1А