

КР537РУ25

оперативное запоминающее
устройство статического типа

Назначение

Микросхема КР537РУ25 представляет собой оперативное запоминающее устройство статического типа. Изготовлено по КМОП технологии. Организация 2048 x 8 бит.

Зарубежные прототипы

- прототип СУ6116-55С для КР537РУ25А
- прототип НМ65161-5 для КР537РУ25Б

Обозначение технических условий

- БКО.348.532-10 ТУ

Корпусное исполнение

- корпус 239.24-2

Температурный диапазон

- диапазон рабочих температур от – 10 до + 70 °С

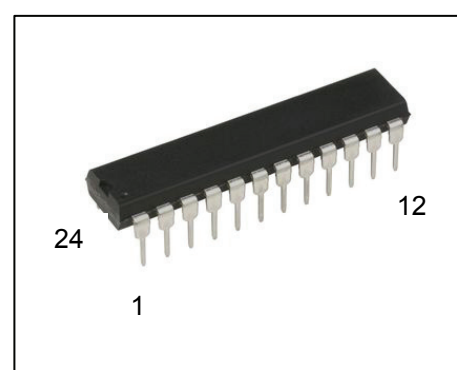


Таблица 1. Предельно-допустимые режимы эксплуатации КР537РУ25

Параметры	Обозначение	Ед. измер.	Значение	
			не менее	не более
Напряжение питания	U_{CC}	В	4,5	5,5
Напряжение прикладываемое к выходу	U_{OI}	В	-0,3	$U_{CC}+0,3В$
Выходной ток низкого уровня	I_{OL}	мА	-	4
Выходной ток высокого уровня	I_{OH}	мА	-	-2

Таблица 2. Основные электрические параметры КР537РУ25 при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	U_{OL}	В	$U_{CC}=5B\pm 10\%$ $I_{OL}=4\text{мА}$, $U_{IL}=0,4\text{В}$ $U_{IH}=2,4\text{В}$	-	0,4
Напряжение питания в режиме хранения	I_{CCS}	В	$U_{IL}=0\text{В}$ $U_{CS}=U_{CCS}$	2	-
Ток потребления в режиме хранения	I_{CCS}	мА	$U_{CC}=5B\pm 10\%$	-	0,01
Динамический ток потребления	I_{CCO}	мА	$U_{CC}=5B\pm 5\%$ $f=1\text{МГц}$	-	50
Ток утечки высокого уровня на входе	I_{LIH}	мкА	$U_{CC}=5B\pm 10\%$ $U_{IH}=U_{CC}$	-	1
Ток утечки высокого уровня на выходе	I_{LOH}	мкА	$U_{CC}=5B\pm 10\%$ $U_{OI}=0\text{В}$	-	1
Время выборки адреса КР537РУ25В КР537РУ25Б КР537РУ25А	$t_{A(A)}$	нс	$U_{CC}=5B\pm 10\%$ $C_L=50\text{пФ}$ $C_L=100\text{пФ}$ $C_L=30\text{пФ}$	- - -	80 65 50
Время выборки разрешения выхода КР537РУ25В КР537РУ25Б КР537РУ25А	$t_{A(OE)}$	нс	$U_{CC}=5B\pm 10\%$ $C_L=50\text{пФ}$ $C_L=100\text{пФ}$ $C_L=30\text{пФ}$	- - -	65 45 30
Время цикла считывания КР537РУ25В КР537РУ25Б КР537РУ25А	$t_{CY(RD)}$	нс	$U_{CC}=5B\pm 10\%$ $C_L=50\text{пФ}$ $C_L=100\text{пФ}$ $C_L=30\text{пФ}$	80 65 50	- - -
Время цикла записи КР537РУ25В КР537РУ25Б КР537РУ25А	$t_{CY(WR)}$	нс	$U_{CC}=5B\pm 10\%$ $C_L=50\text{пФ}$ $C_L=100\text{пФ}$ $C_L=30\text{пФ}$	80 65 50	- - -
Длительность сигнала записи КР537РУ25В КР537РУ25Б КР537РУ25А	$t_{W(WR)}$	нс	$U_{CC}=5B\pm 10\%$ $C_L=50\text{пФ}$ $C_L=100\text{пФ}$ $C_L=30\text{пФ}$	60 50 35	- - -
Время установления сигнала записи относительно сигнала адреса	$t_{SU(A-WR)}$	нс		10	-
Длительность сигнала выбора в режиме записи КР537РУ25В КР537РУ25А КР537РУ25Б	$t_{W(CS),WR}$	нс		60 40 55	-
Длительность сигнала выбора в режиме считывания КР537РУ25В КР537РУ25А КР537РУ25Б	$t_{W(CS),RD}$	нс		80 50 65	-
Длительность сигнала разрешения выхода КР537РУ25В КР537РУ25А КР537РУ25Б	$t_{W(OE)}$	нс		65 30 45	-

Назначение выводов КР537РУ25

Вывод	Назначение	Вывод	Назначение
№1	Вход адреса А3	№13	Вход-выход данных DI/04
№2	Вход адреса А4	№14	Вход-выход данных DI/05
№3	Вход адреса А5	№15	Вход-выход данных DI/06
№4	Вход адреса А6	№16	Вход-выход данных DI/07
№5	Вход адреса А7	№17	Вход-выход данных DI/08
№6	Вход адреса А8	№18	Вход сигнала «Выбор микросхемы» CS
№7	Вход адреса А9	№19	Вход адреса А0
№8	Вход адреса А10	№20	Вход сигнала разрешения выхода OE
№9	Вход-выход данных DI/01	№21	Вход сигнала «Запись/считывание» WR/RD
№10	Вход-выход данных DI/02	№22	Вход адреса А1
№11	Вход-выход данных DI/03	№23	Вход адреса А2
№12	Общий вывод 0V	№24	Вывод питания от источника напряжения U



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте: