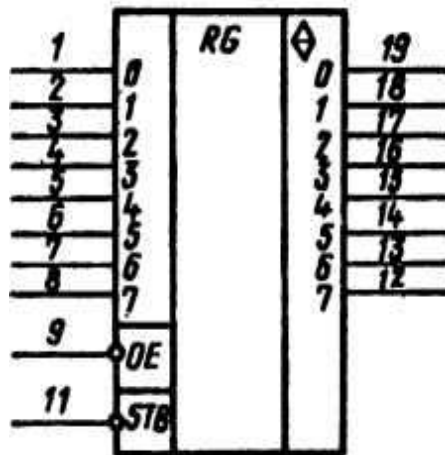


# КР580ИР82

Микросхема представляет собой 8-разрядный буферный регистр неинвертирующий (D-регистр "защелка" с тремя состояниями на выходе). Предназначена для ввода-вывода информации со стробированием в микропроцессорных системах, на ИС серии КР580. Может быть использована в качестве буферного регистра в вычислительных системах и устройствах дискретной автоматики. Состоит из 8 функциональных блоков (D-триггер и мощный выходной вентиль без инверсии) и схемы управления. Обладает повышенной нагрузочной способностью. В зависимости от состояния стробирующего сигнала может работать в режимах шинного формирователя или хранения. Содержит 520 интегральных элементов. Корпус типа 2140ю.20-2, масса не более 4 г.



Условное графическое обозначение КР580ИР82

Назначение выводов: 1...8 - информационные входы  $D_{10}...D_{17}$ ; 9 - вход разрешения выхода  $\overline{OE}$ ; 10 - общий; 11 - стробирующий входа  $\overline{STB}$ ; 12...19 - информационные выходы  $D_{07}...D_{00}$ ; 20 - напряжение питания.

**Таблица истинности**

Вход $\overline{OE}$ (9)	Вход $\overline{STB}$ (11)	Входы $D_{i}$ (1...8)	Выходы $\overline{D_{i}}$ (12...19)
0	1	1	1
0	1	0	0
0	0	X	$D_{00}$
1	X	X	Z

$D_{00}$  - состояние выхода в предыдущем такте;

X - логический уровень на входе не влияет на состояние выхода.

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 10%
Выходное напряжение низкого уровня при $I_{\text{ВЫХ}}^0 = 32$ мА .....	≤ 0,45 В
Выходное напряжение высокого уровня при $I_{\text{ВЫХ}}^1 = -5$ мА .....	2,4 В
Прямое падение напряжения на антизвонном диоде при $I_{\text{ВХ}} = -5$ мА .....	≤  -1  В
Ток потребления при $U_{\text{П}} = 5,25$ В .....	≤ 160 мА
Входной ток низкого уровня .....	≤  -0,2  мА
Входной ток высокого уровня .....	≤ 50 мкА
Выходной ток в состоянии "выключено":	
- низкого уровня .....	≤  -50  мкА
- высокого уровня .....	≤ 50 мкА
Время задержки распространения информационного сигнала на выходе относительно информационного сигнала на входе .....	≤ 30 нс
Время задержки распространения информационного сигнала на выходе относительно сигнала строба .....	≤ 45 нс
Время задержки распространения информационного сигнала на выходе относительно сигнала разрешения выхода при $C_{\text{Н}} = 300$ пФ .....	10...30 нс
Время установления информационного сигнала на входе относительно сигнала строба .....	≥ 0 нс
Время сохранения информационного сигнала на входе относительно сигнала строба .....	≥ 25 нс
Длительность импульса сигнала строба .....	≥ 15 нс
Время перехода при выключении (включении) .....	≤ 20 (12) нс
Входная емкость .....	≤ 12 пФ

## Предельно допустимые режимы эксплуатации

Максимальное напряжение питания .....	5,5 В
Минимальная длительность тактовых импульсов .....	15 нс
Максимальная длительность фронта и среза выходного импульса .....	200 нс
Температура окружающей среды .....	-10...+60 °С