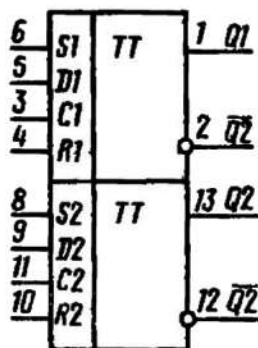


## 564TM2, K564TM2, KP561TM2

Микросхемы представляют собой два D-триггера с динамическим управлением. Установка триггера по входам  $R$  и  $S$  принудительная, поэтому сигналы синхронизации  $C$  и информационного входа  $D$  не изменяют состояния триггера на выходе во время действия сигналов  $R$  и  $S$ . Содержат 128 интегральных элементов. Корпус типа 401.14-1 масса не более 1 г.



Условное графическое обозначение K561TM2, ЭКФ561TM2

Назначение выводов: 1 — выход  $Q_1$ ; 2 — выход  $\overline{Q_1}$ ; 3 — вход  $C_1$ ; 4 — вход  $R_1$ ; 5 — вход  $D_1$ ; 6 — вход  $S_1$ ; 7 — общий; 8 — вход  $S_2$ ; 9 — вход  $D_2$ ; 10 — вход  $R_2$ ; 11 — вход  $C_2$ ; 12 — выход  $\overline{Q_2}$ ; 13 — выход  $Q_2$ ; 14 — напряжение питания.

Таблица истинности

Вход				Выход	
$C^*$	$D$	$R$	$S$	$Q$	$\overline{Q}$
$\neg$	0	0	0	0	1
$\neg$	1	0	0	1	0
$\neg$	X	0	0	Q	$\overline{Q}$
X	X	1	0	0	1
X	X	0	1	1	0
X	X	1	1	Z	Z

Примечание.  $C^*$  — изменение уровня; Z — неопределенное состояние триггера.

## Электрические параметры

Напряжение питания:	
K564TM2 .....	3...15 В
KP564TM2B .....	3...18 В
Выходное напряжение низкого уровня при воздействии помехи:	
при $U_n = 5$ В .....	$\leq 0,8$ В
при $U_n = 10$ В .....	$\leq 1$ В
Выходное напряжение высокого уровня при воздействии помехи:	
при $U_n = 5$ В .....	$\geq 4,2$ В
при $U_n = 10$ В .....	$\geq 9$ В
Ток потребления при $U_n = 15$ В .....	$\leq 20$ мкА
Входной ток низкого (высокого) уровня при $U_n = 15$ В .....	$\leq 0,3$ мкА
Выходной ток низкого уровня:	
при $U_n = 5$ В .....	$\geq 0,5$ мА
при $U_n = 10$ В .....	$\geq 0,9$ мА
Выходной ток высокого уровня:	
при $U_n = 5$ В .....	$\geq 0,25$ мА
при $U_n = 10$ В .....	$\geq 0,6$ мА
Время задержки распространения при включении (выключении):	
при $U_n = 5$ В .....	$\leq 420$ нс
при $U_n = 10$ В .....	$\leq 150$ нс
Входная емкость при $U_n = 10$ В .....	$\leq 10$ пФ