

## МИКРОСХЕМЫ 533ИР16

Интегральная микросхема 533ИР16 – универсальный четырехразрядный сдвиговый регистр.

### Схема расположения выводов

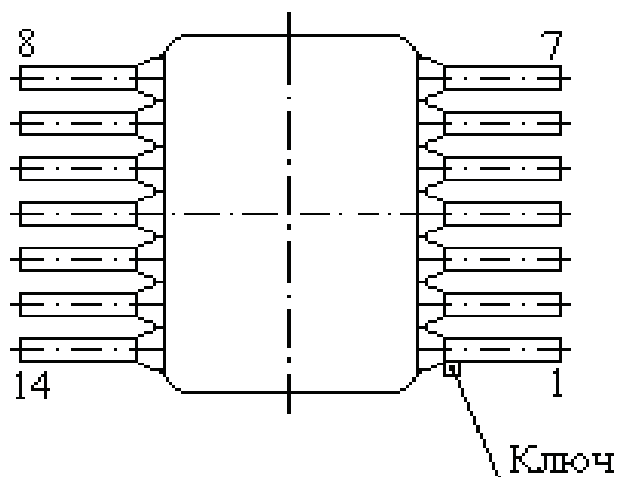


Таблица назначения выводов

Номер вывода	Название	Номер вывода	Назначение
1	Вход Информационный D	8	Вход разрешения выходов W
2	Вход Информационный D0	9	Вход синхронизации C
3	Вход Информационный D1	10	Выход Q3
4	Вход Информационный D2	11	Выход Q2
5	Вход Информационный D3	12	Выход Q1
6	Вход выборки режима V	13	Выход Q0
7	Общий	14	$U_{cc}$

**ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ**  
при  $t = (25 \pm 10) \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Норма	
	не менее	не более
Выходное напряжение низкого уровня, В (UCC = $(5 \pm 0,5)$ В, UTL = 0,7 В, UTH = 2 В, IOL = 4 мА)	-	0,4
Выходное напряжение высокого уровня, В (UCC = $(5 \pm 0,5)$ В, UTL = 0,7 В, UTH = 2 В, IOH = -1 мА)	2,4	-
Входной ток низкого уровня, мА (UCC = $(5 \pm 0,5)$ В, UILA = 0,4 В)	-0,44	-
Входной ток высокого уровня, мкА (UCC = $(5 \pm 0,5)$ В, UIHV = 2,7 В)	-	20
Выходной ток низкого уровня в состоянии "Выключено", мкА (UCC = $(5 \pm 0,5)$ В, UCCO = 0,4 В, UTL = 0,7 В)	-	-
Выходной ток высокого уровня в состоянии "Выключено", мкА (UCC = $(5 \pm 0,5)$ В, UCCO = 2,7 В, UTL = 0,7 В)	-20	-
Ток потребления, мА (UCC = $(5 \pm 0,5)$ В)	-	20
Время задержки распространения при включении, нс (UCC = 5 В)	-	20
Время задержки распространения при выключении, нс (UCC = 5 В)	-	70*
Время задержки распространения при переходе из состояния "Выключено" в состояние низкого уровня, нс (UCC = 5 В)	-	60*
Время задержки распространения при переходе из состояния "Выключено" в состояние высокого уровня, нс (UCC = 5 В)	-	25
Время задержки распространения при переходе из состояния низкого уровня в состояние "Выключено", нс (UCC = 5 В)	-	50
Время задержки распространения при переходе из состояния низкого уровня в состояние "Выключено", нс (UCC = 5 В)	-	60

\* По наихудшему схематическому пути.