

МИКРОСХЕМЫ 533ЛА2СП

Интегральная микросхема 533ЛА2СП –логический элемент «8И-НЕ».

Схема расположения выводов

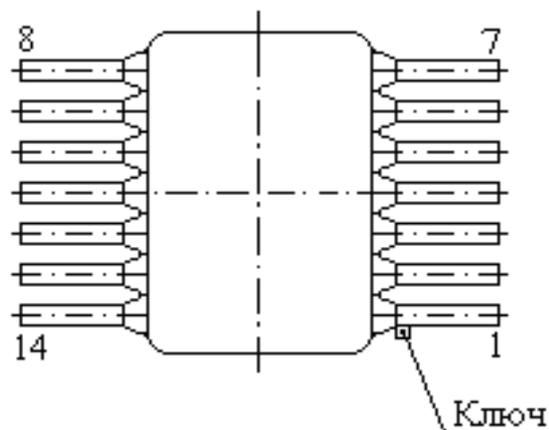


Таблица назначения выводов

Номер вывода	Название	Номер вывода	Назначение
1	Логический вход А	8	Логический выход Y
2	Логический вход В	9	Свободный
3	Логический вход С	10	Свободный
4	Логический вход D	11	Логический вход G
5	Логический вход E	12	Логический вход H
6	Логический вход F	13	Свободный
7	0 В	14	$U_{cc}=5 В$

1 ОСНОВНЫЕ ЭЛЕКТРИЧЕСКИЕ ПАРАМЕТРЫ

1.1 Основные электрические параметры при $t = (25 \pm 10) ^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Норма	
	не менее	не более
Выходное напряжение низкого уровня, В (UCC = $(5 \pm 0,5)$ В, IOL = 4 мА)	-	0,4
Выходное напряжение высокого уровня, В (UCC = $(5 \pm 0,5)$ В, IOH = -0,4 мА)	2,5	-
Входной ток низкого уровня, мкА (UCC = $(5 \pm 0,5)$ В; UI L = 0,4 В)	-0,4	-
Входной ток высокого уровня, мкА (UCC = $(5 \pm 0,5)$ В, UI H = 2,7 В)	-	-
Ток потребления выходного напряжения низкого уровня, мА (UCC = $(5 \pm 0,5)$ В; UI H = 4,5 В)	-	20
Ток потребления выходного напряжения высокого уровня, мА (UCC = $(5 \pm 0,5)$ В; UI L = 0 В)	-	1,1
Время задержки распространения при включении, нс (UCC = 5 В; CL = 15 пФ)	-	0,5
Время задержки распространения при выключении, нс (UCC = 5 В; CL = 15 пФ)	-	20
		15