

**Назначение**

Микросхема 588BT1 - селектор адреса, выполненный на основе планарной КМОП технологии. Микросхема предназначена для построения микропроцессорных систем. Диапазон рабочих температур от - 60 до + 125 °С.

**Обозначение технических условий**

- БКО.347.367-06 ТУ

**Корпусное исполнение**

- корпус H14.42-1В для H588BT1
- корпус 429.42-5 для 588BT1

**Таблица 1. Основные электрические параметры 588BT1 и H588BT1 при  $T_{\text{окр. среды}} = + 25 \text{ }^{\circ}\text{C}$** 

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходное напряжение низкого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $I_{\text{OL}}=0,8 \text{ мА}$ , $I_{\text{OL}}=2,4 \text{ мА}$ (по выводу 19), $U_{\text{IL}} = 0,8 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}}-0,8) \text{ В}$	$U_{\text{OL}}$	-	0,4
Выходное напряжение высокого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $I_{\text{OH}} =  -0,4  \text{ мА}$ , $U_{\text{IL}} = 0,8 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	$U_{\text{OH}}$	$U_{\text{CC}}-0,4$	-
Входной ток низкого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IL}} = 0,8 \text{ В}$	$I_{\text{IL}}$	-	$ -1,0 $
Входной ток высокого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	$I_{\text{IH}}$	-	1,0
Выходной ток низкого уровня (кроме вывода 19), мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IL}}=0,8 \text{ В}$ , $U_{\text{OL}}= 0,4 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	$I_{\text{OL}}$	0,8	-
Выходной ток низкого уровня (по выводу 19), мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IL}}=0,8 \text{ В}$ , $U_{\text{OL}}= 0,4 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	$I_{\text{OL}}$	2,4	-
Выходной ток высокого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IL}}= 0,8 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$ , $U_{\text{OH}} = (U_{\text{CC}} - 0,4) \text{ В}$	$I_{\text{OH}}$	$ -0,4 $	-
Ток потребления, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$	$I_{\text{CC}}$	-	25
Выходной ток низкого уровня в состоянии "Выключено", мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ , $U_{\text{IL}} = 0,8 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$ , $U_{\text{OL}} = 0,8 \text{ В}$	$I_{\text{OZL}}$	-	$ -0,5 $
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 4,5 \text{ В}$ , $U_{\text{IL}}= 0,4 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$ , $C_L \leq 100 \text{ пФ}$ $U_{\text{CC}} = 5,0 \text{ В}$ , $U_{\text{CC}} = 5,5 \text{ В}$ , $U_{\text{IL}}= 0,4 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$ , $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\overline{\text{SYNA}} - \overline{\text{SE}})$	40 40	250 200
	Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5,0 \text{ В} \pm 10 \%$ , $U_{\text{IL}}= 0,4 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$ , $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\overline{\text{RD}} - \overline{\text{RDU}})$	-
$t_{\text{P}}(\overline{\text{WR}} - \overline{\text{WRBY0}})$		-	150
$t_{\text{P}}(\overline{\text{WR}} - \overline{\text{WRBY1}})$		-	150
$t_{\text{P}}(\overline{\text{RD}} - \overline{\text{AN}})$		-	250
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5,0 \text{ В} \pm 10 \%$ , $U_{\text{IL}}= 0,4 \text{ В}$ , $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$ , $C_L \leq 100 \text{ пФ}$	$t_{\text{P}}(\overline{\text{WR}} - \overline{\text{AN}})$	-	250

**Назначение выводов**

Вывод	Назначение	Вывод	Назначение
№1	Вход данных адреса DA12	№22	Выход "Чтение для внешнего устройства" $\overline{RDU}$
№2	Вход данных адреса DA11	№23	Выход "Запись младшего байта" $\overline{WRBY0}$
№3	Вход данных адреса DA10	№24	Выход "Запись старшего байта" $\overline{WRBY1}$
№4	Вход данных адреса DA9	№25	Выход "Выбор внешнего устройства" $\overline{SE7}$
№5	Вход данных адреса DA8	№26	Выход "Выбор внешнего устройства" $\overline{SE6}$
№6	Вход данных адреса DA7	№27	Выход "Выбор внешнего устройства" $\overline{SE5}$
№7	Вход данных адреса DA6	№28	Выход "Выбор внешнего устройства" $\overline{SE4}$
№8	Вход данных адреса DA5	№29	Выход "Выбор внешнего устройства" $\overline{SE3}$
№9	Вход данных адреса DA4	№30	Выход "Выбор внешнего устройства" $\overline{SE2}$
№10	Вход данных адреса DA3	№31	Выход "Выбор внешнего устройства" $\overline{SE1}$
№11	Вход данных адреса DA2	№32	Выход "Выбор внешнего устройства" $\overline{SE0}$
№12	Вход данных адреса DA1	№33	Вход адреса A4
№13	Вход данных адреса DA0	№34	Вход адреса A5
№14	Вход выбора внешнего устройства $\overline{SE1}$	№35	Вход адреса A6
№15	Вход синхронизации обмена $\overline{SYNA}$	№36	Вход адреса A7
№16	Вход признака записи байта $\overline{WRBY}$	№37	Вход адреса A8
№17	Вход "Чтение данных" $\overline{RD}$	№38	Вход адреса A9
№18	Вход "Запись данных" $\overline{WR}$	№39	Вход адреса A10
№19	Выход ответа устройства для процессора $\overline{AN}$	№40	Вход адреса A11
№20	Вход "Готовность устройства" $\overline{RA}$	№41	Вход адреса A12
№21	Общий вывод 0V	№42	Вывод питания от источника напряжения U







ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>