

1564ЛАЗ
1569ЛАЗ
1597ЛАЗ

Четыре логических
элемента
«2И – НЕ»

Аналог 54НС00 ф. National Sem. Corp., США
Корпус 401.14-5, 401.14-5НБ

Микросхемы серии 1569, 1597 отличаются
повышенной стойкостью к внешним
воздействующим факторам

Условное графическое
изображение

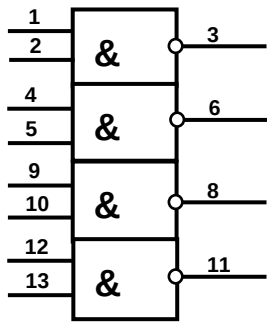


Table with 3 columns: Input (Вход), Output (Выход), and Logic Level (L, X, H). It defines the truth table for the 2-input NAND-NOT element.

Table with 3 columns: Pin Number (Номер выводов), Pin Function (Обозначение), and Pin Name (Назначение). It lists the functions for pins 1 through 14.

Table with 5 columns: Parameter Name (Наименование параметра), Symbol (Буквенное обозначение), and Limit (Норма). It specifies the limits for supply voltage, input/output voltage, and timing parameters.

Table with 8 columns: Parameter Name, Symbol, Norm, Temperature, Parameter Name, Symbol, Norm, Temperature. It provides detailed electrical characteristics for the device across different temperature ranges.